

Megawin 8051 OCD ICE

使用说明书(中文版)

内容

1	介绍	3
	特色.....	3
	描述.....	3
2	硬件配置	4
3	软件设定	5
	3.1 安装 ICE 转接器的驱动程序	5
	3.2 新增 Megawin 芯片的数据到 Keil 8051 IDE	5
4	Keil IDE 设定	6
	4.1 Device 选项	7
	4.2 Target 选项	7
	4.3 Output 选项	8
	4.4 C51 选项	8
	4.5 Debug 选项	9
	4.6 Utilities 选项	10
5	开始调试	11
	5.1 启动 dScope-Debugger 功能	11
	5.2 介绍调试环境	12
	5.2.1 复位(Reset)/执行(Run)/停止(Halt)/单步(Step)/执行到某行(Run-to-Cursor)	13
	5.2.2 原始码等级(Source-Level)的调试	13
	5.2.3 设定断点	14
	5.2.4 显示/编辑外围寄存器的内容	15
	5.2.5 检视反编译窗口	16
	5.2.6 检视查看窗口	17
	5.2.7 检视内存窗口	18
6	Tools, Megawin ICP	19
	6.1 简介	19
	6.2 使用 ICP	19
	6.2.1 下载编程数据到 ICE 转接器	20
	6.2.2 更新目标芯片	25
7.	注意事项	26
	7.1 寄存器定义文件	26
	7.2 内建 XRAM 及外部数据存储器	26
	7.3 程序代码优化及原始码调试	27
	7.4 for 循环的原始码调试	28
	7.5 使用调试时的硬件选项要求	28
	7.6 错误讯息	29
	7.7 正确的连接 ICE 转接器到计算机	30
	修订记录	31

1 介绍

特色

- 笙泉专利的 OCD(On-Chip-Debug) 技术
- MCU 内建实时调试
- 独立的两双接脚串行接口，不占用系统的接脚
- 直接兼容于 Keil 的 8051 IDE 调试仿真接口
- 使用 USB 连接计算机于系统
- 强大的调试动作：复位、全速执行、暂停、单步执行...等等
- 可程序化的中断，可以同时插入四个中断
- 多个有用的调试窗口：寄存器/反编译/监看变量/内存 窗口

描述

这个全新的“Megawin 8051 OCD ICE”对 8051 嵌入式系统来说是一个强而有力的开发工具。他是采用笙泉科技的 OCD(On-Chip-Debug)专利技术，这个 ICE 提供内建实时调试的功能。在开发调试时使用者不需要像传统的 8051 ICE 一样，准备任何的开发板或者是转接脚座即可以开发调试。使用者唯一需要做的就是预留一个 6 只脚位的连接器给专属的 OCD 接口即可：VCC,OCD_SDA,OCD_SCL,RST,CLK 以及 GND。

另外，他最有用的特色是能够直接连接用户的系统到 Keil 8051 IDE software 的界面做调试，而他是直接使用 Keil IDE 的 dScope-Debugger 功能来做调试并且承袭了所有 Keil 的优点。

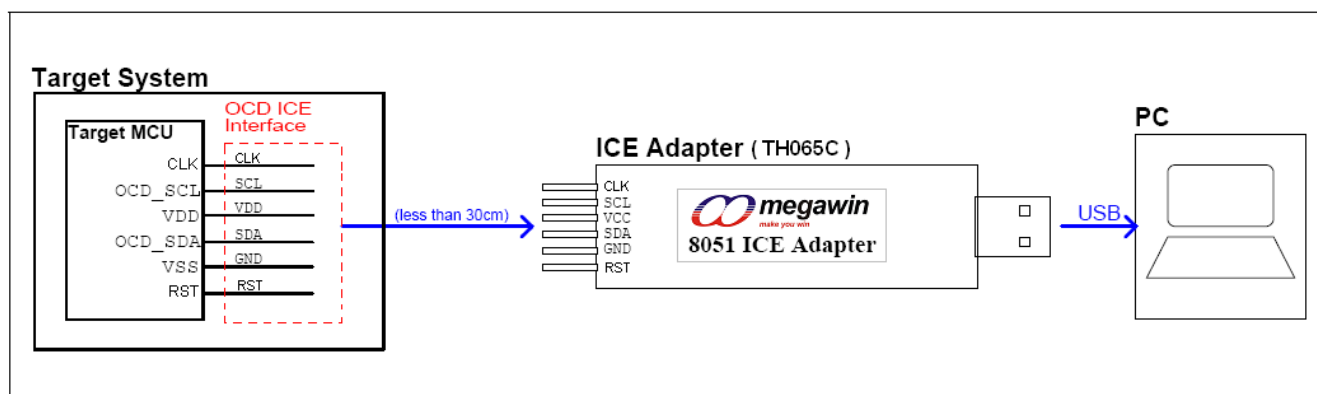
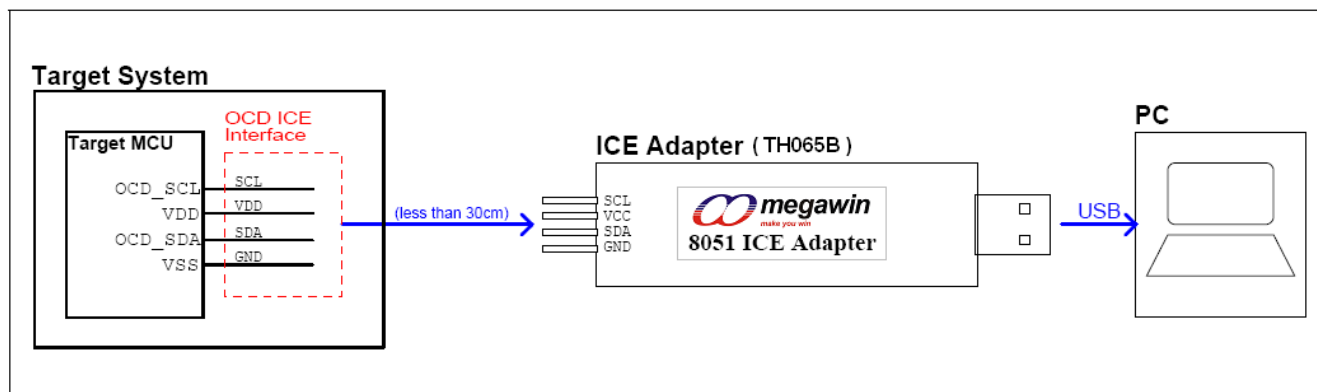
注：

“Keil”是“Keil Elektronik GmbH and Keil Software, Inc.”的注册商标，而“Keil 8051 IDE software”是8051 嵌入式系统的开发环境中最普通的一个。

2 硬件配置

当要做调试时，使用者必须使用 ICE 转接器将计算机与系统连接起来，如下图。ICE 转接器是使用 USB 的电源，因此使用 ICE 时是不需要再接其他的电源的。

硬件连接图



注：更多信息请参考 [6.5 节](#)。

3 软件设定

这个章节会告诉你在使用 OCD ICE 之前要如何做软件的设定。

3.1 安装 ICE 转接器的驱动程序

使用者只需要把这个 ICE 转接器直接插上任何一个 USB 端就可以了，不需要安装任何驱动程序。

3.2 新增 Megawin 芯片的数据到 Keil 8051 IDE

首先，将 ICE 转接器插到计算机的 USB 端口，然后执行目录[Database Installer]里的"Setup.exe"将 Megawin 的芯片信息新增至 Keil 8051 IDE 内。当然，您可以新增到 Keil 8051 IDE 的 μ Vision2 或是 μ Vision3 都可以。

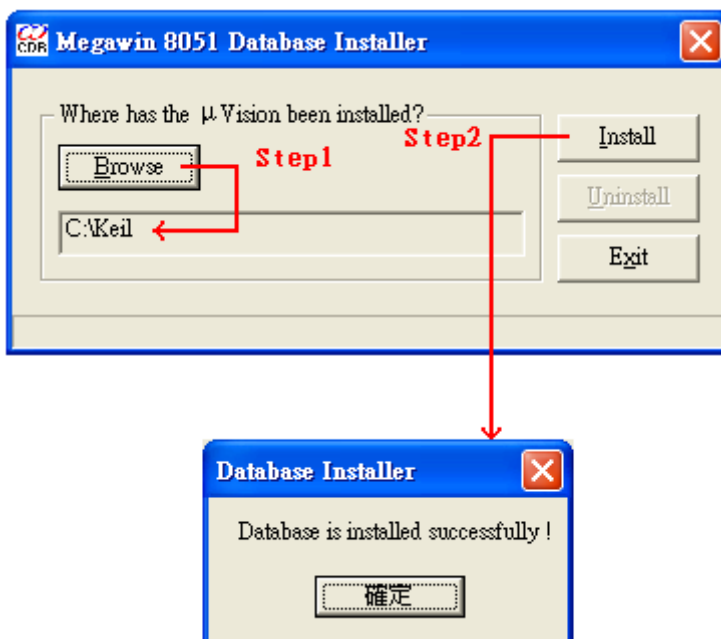
在打开 Database Installer 后，请依照下列顺序完成新增动作，如图示。

步骤一：按下 **Browse** 钮指定 Keil 的安装目录。

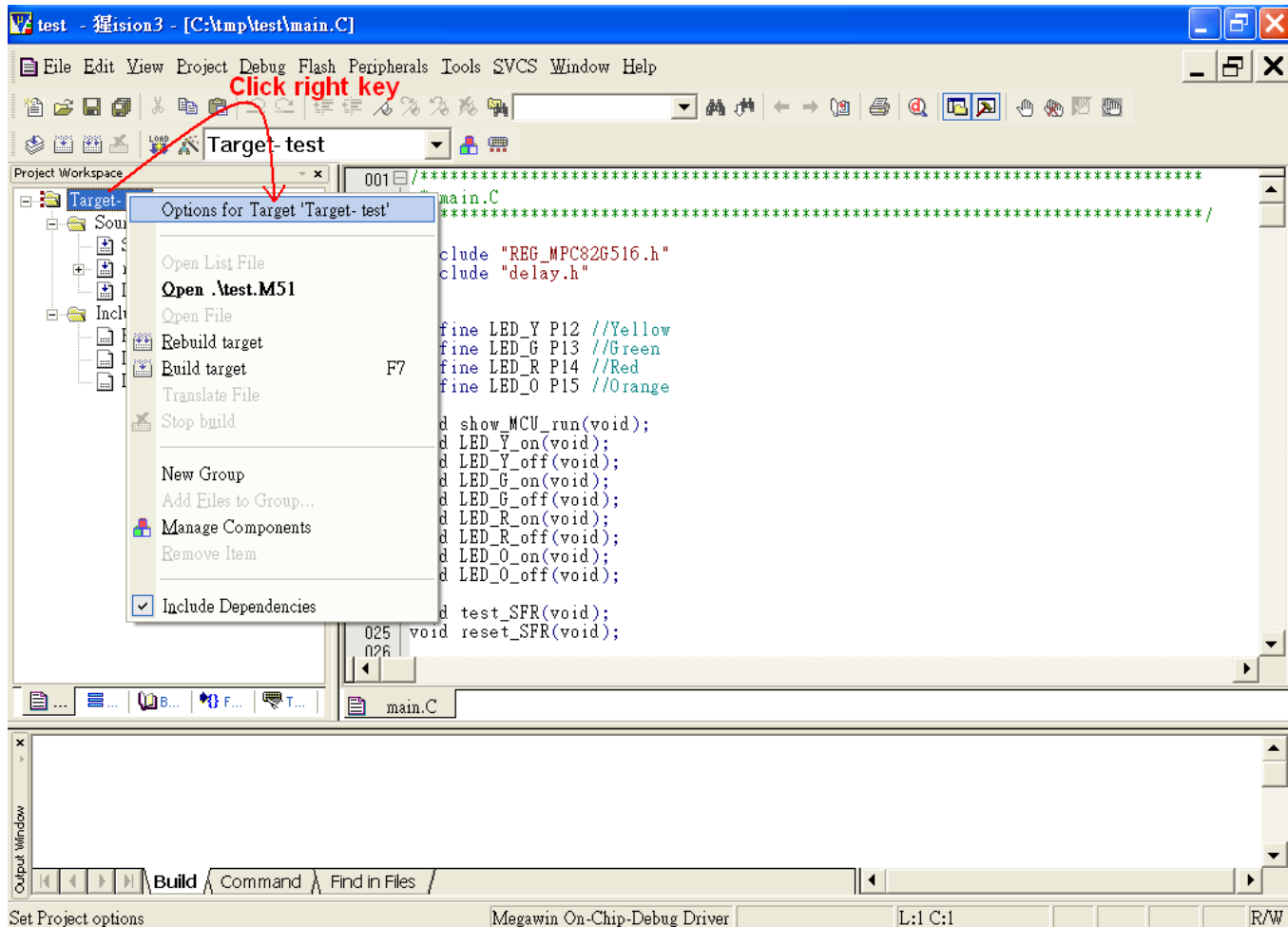
(一般来说，安装 Keil 8051 IDE 时默认的安装路径为"C:\KEIL".)

步骤二：按下 **Install** 钮开始新增 Megawin 芯片的数据到 Keil 内。

安装过程图解

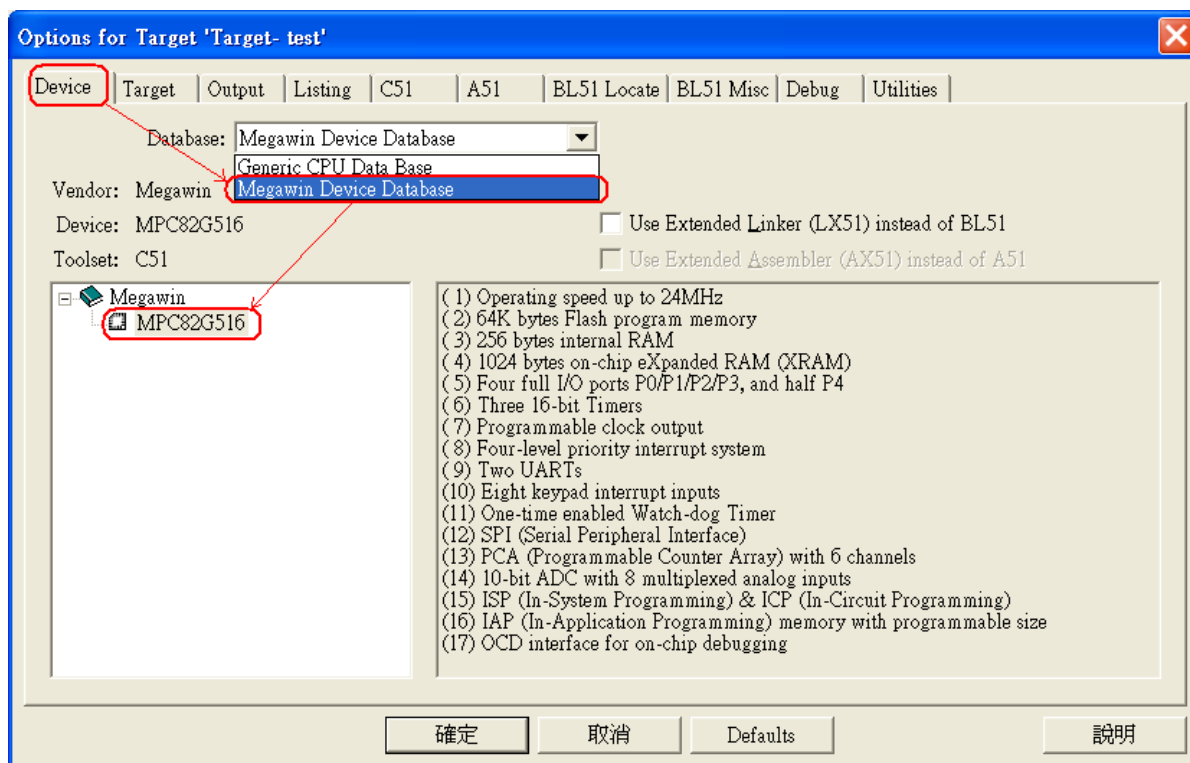


在使用 Keil IDE 的 dScope-Debugger 功能之前用户必须先对 Keil IDE 做一些设定。首先，先开启您要调试的 μ Vision 项目，然后在“Target-..”的地方按下右键并点选“Options for Target”如下图所示：



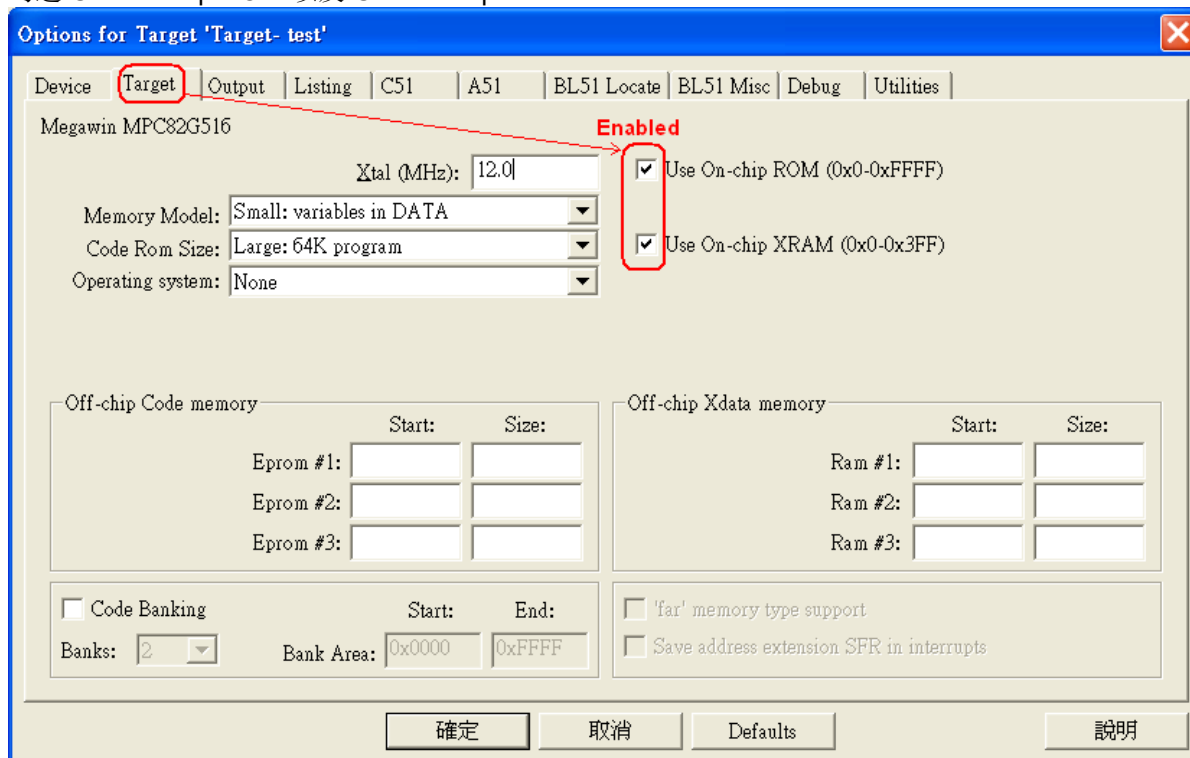
4.1 Device 选项

选择“Megawin Device Database”以及型号。



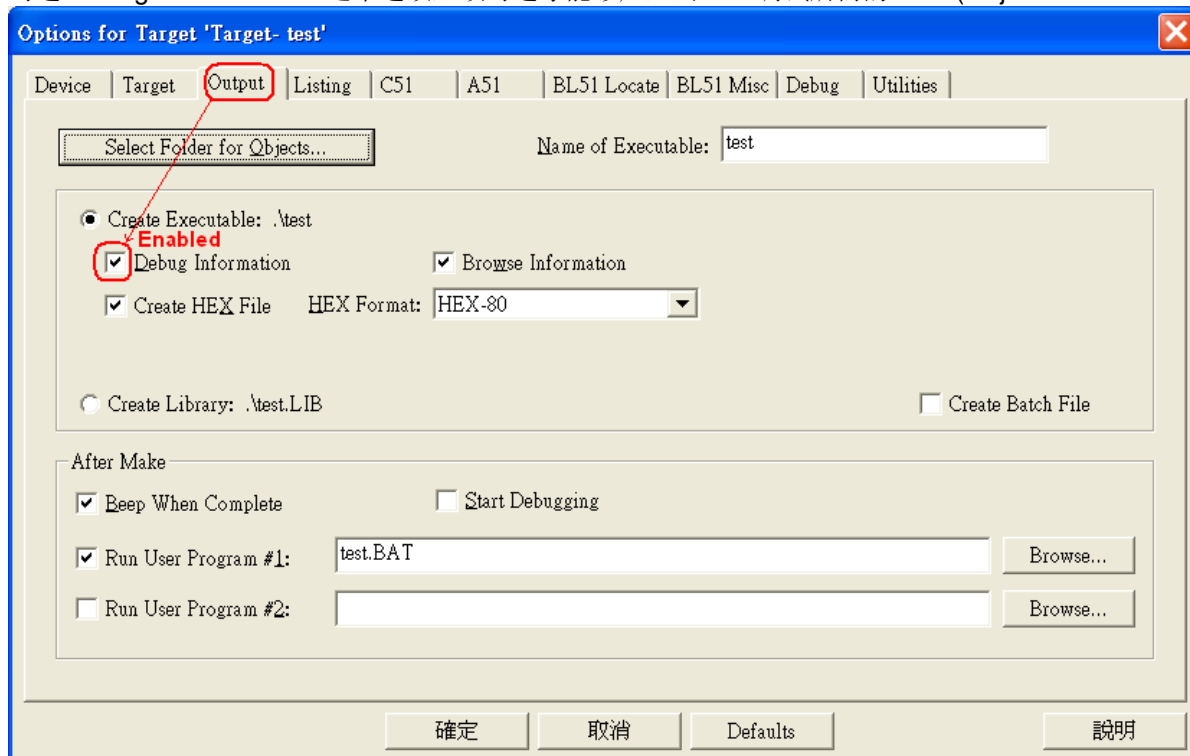
4.2 Target 选项

勾选“Use on-chip ROM”以及“Use on-chip XRAM”。



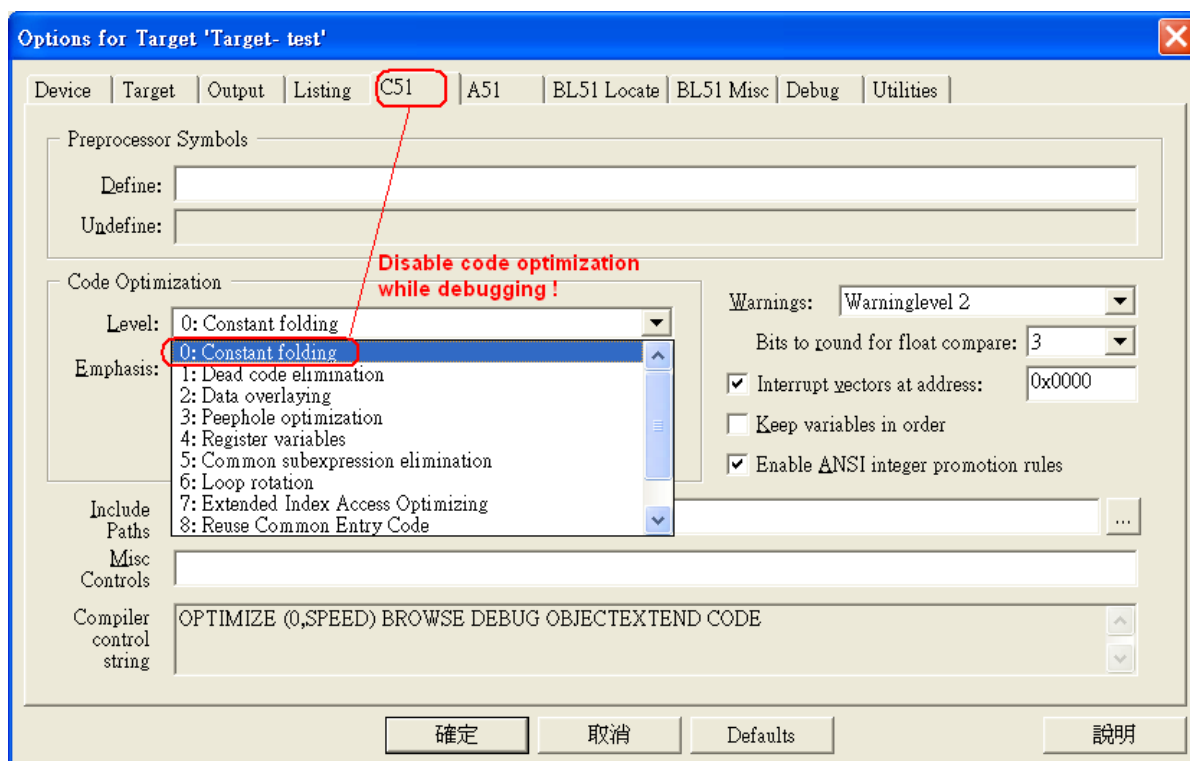
4.3 Output 选项

勾选“Debug Information”。这个选项必须勾选才能够产生出 ICE 调试所需的 OMF(Object Module Format)档案。



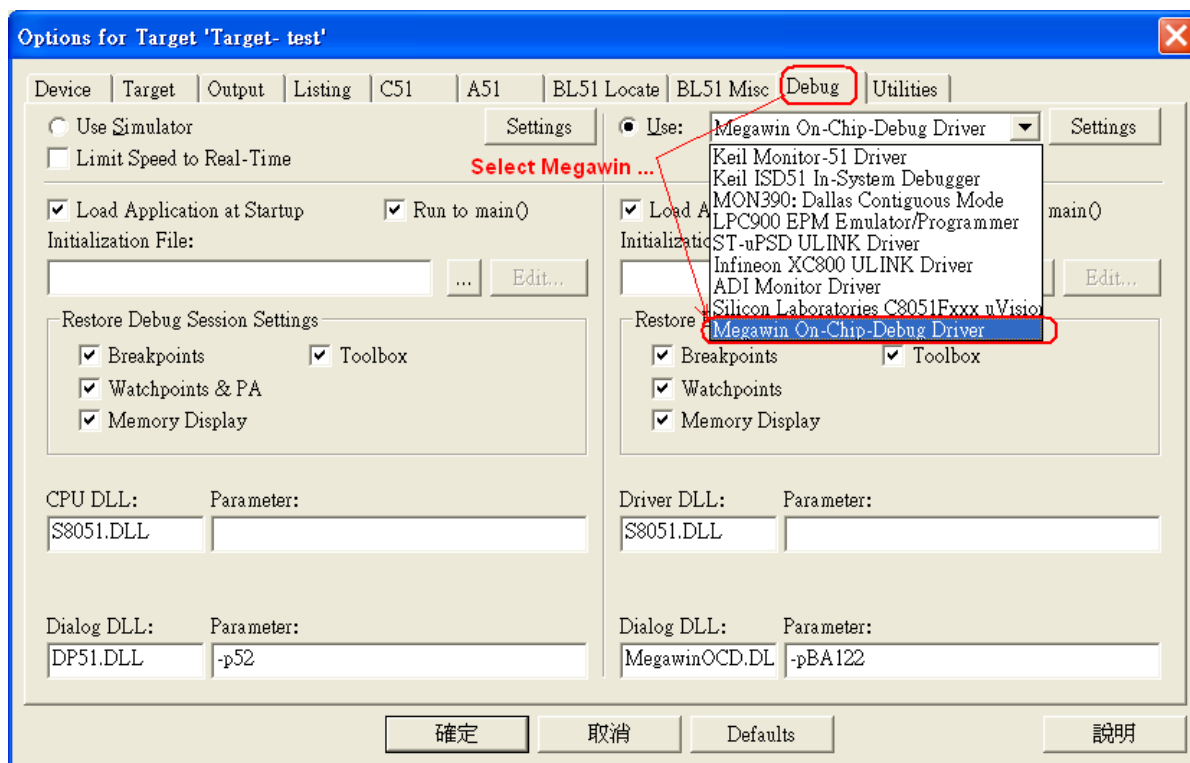
4.4 C51 选项

选择“Level 0: Constant folding”用以关闭程序代码的优化。详细资料请参考 6.3 节。注：这个设定是非必要的。

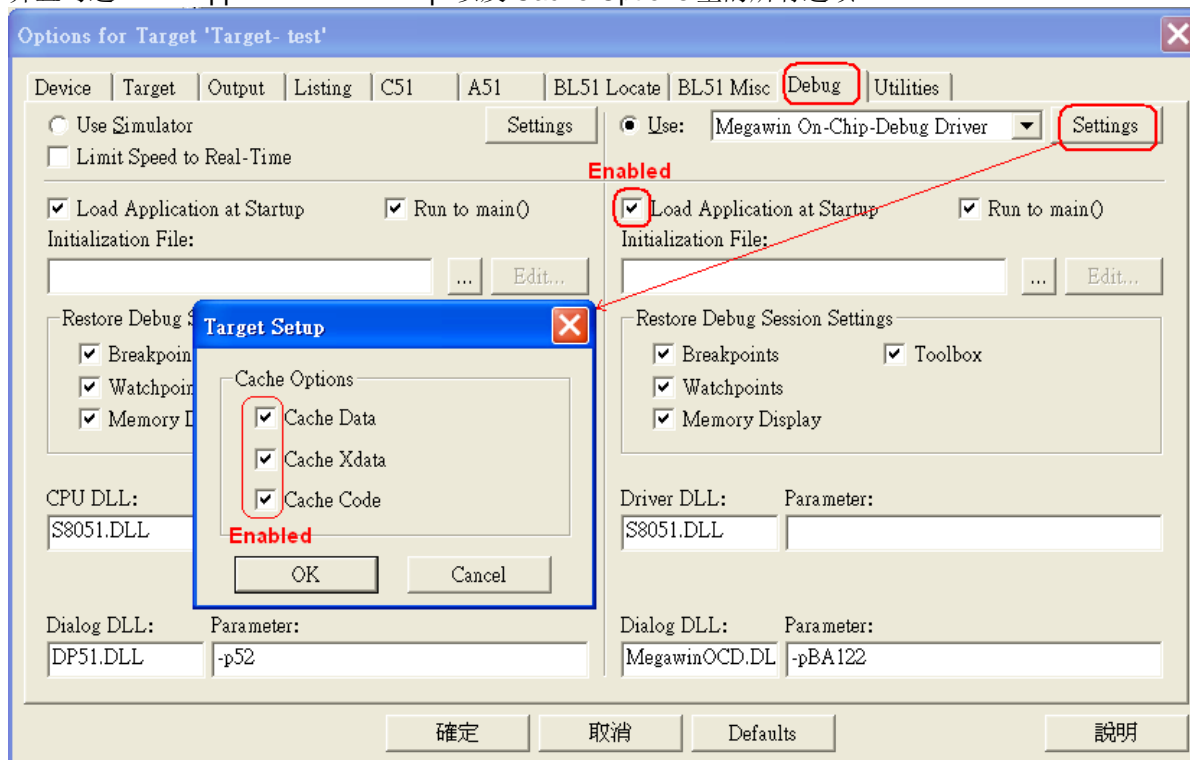


4.5 Debug 选项

选择“Megawin On-Chip-Debug Driver”。



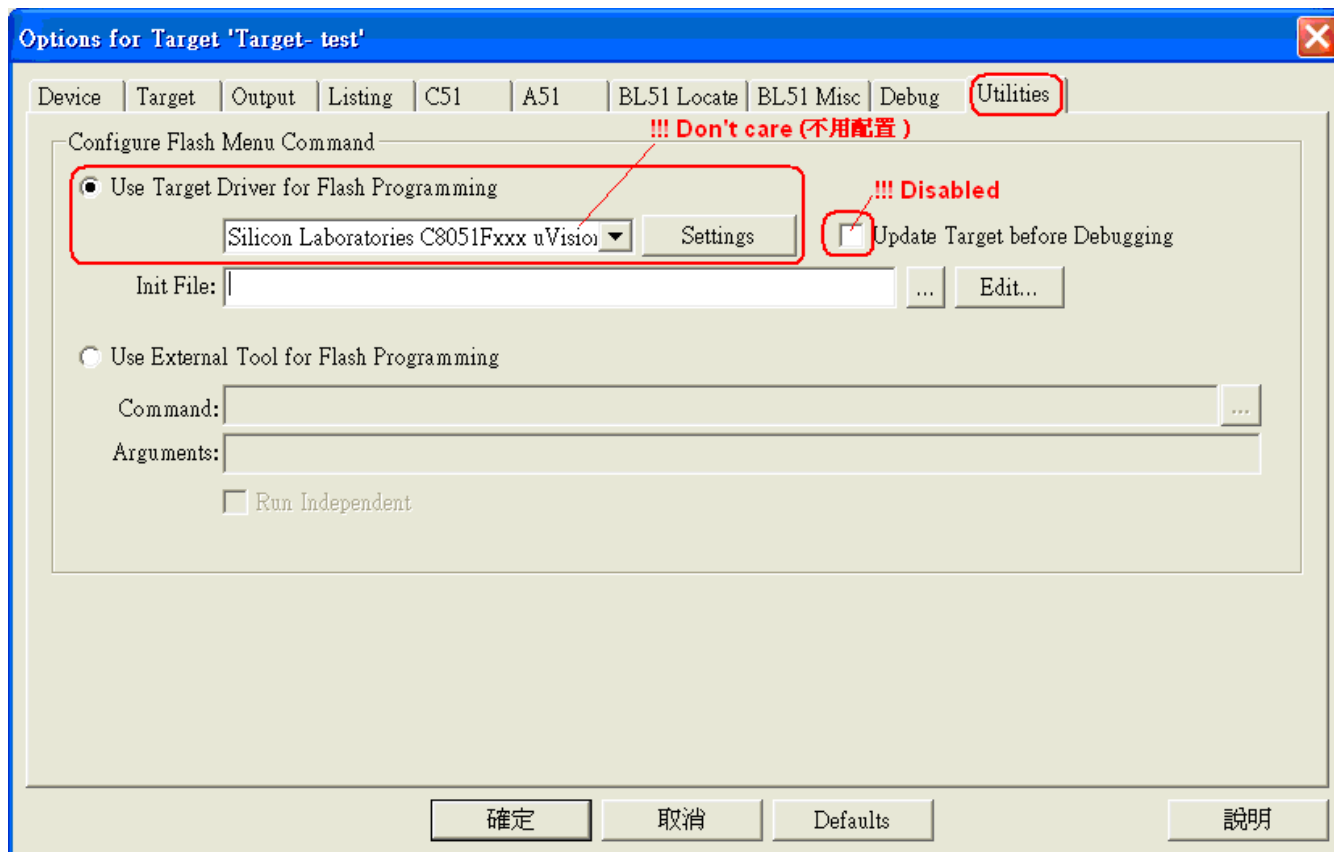
并且勾选“Load Application at Startup”以及 Cache Options 里的所有选项。



4.6 Utilities 选项

“Update Target before Debugging”一定要关闭(不能勾选), 因为我们已经勾选了“Load Application at Startup”参考 [4.5 节](#)。而“Use Target Driver for Flash Programming”会因为使用者安装过不同的驱动而和下面显示的 “Silicon Laboratories C8051Fxxx uVision” 不同, 使用者可以不配置或配置其中任何一个。

注: μ Vision2 没有这个选项。

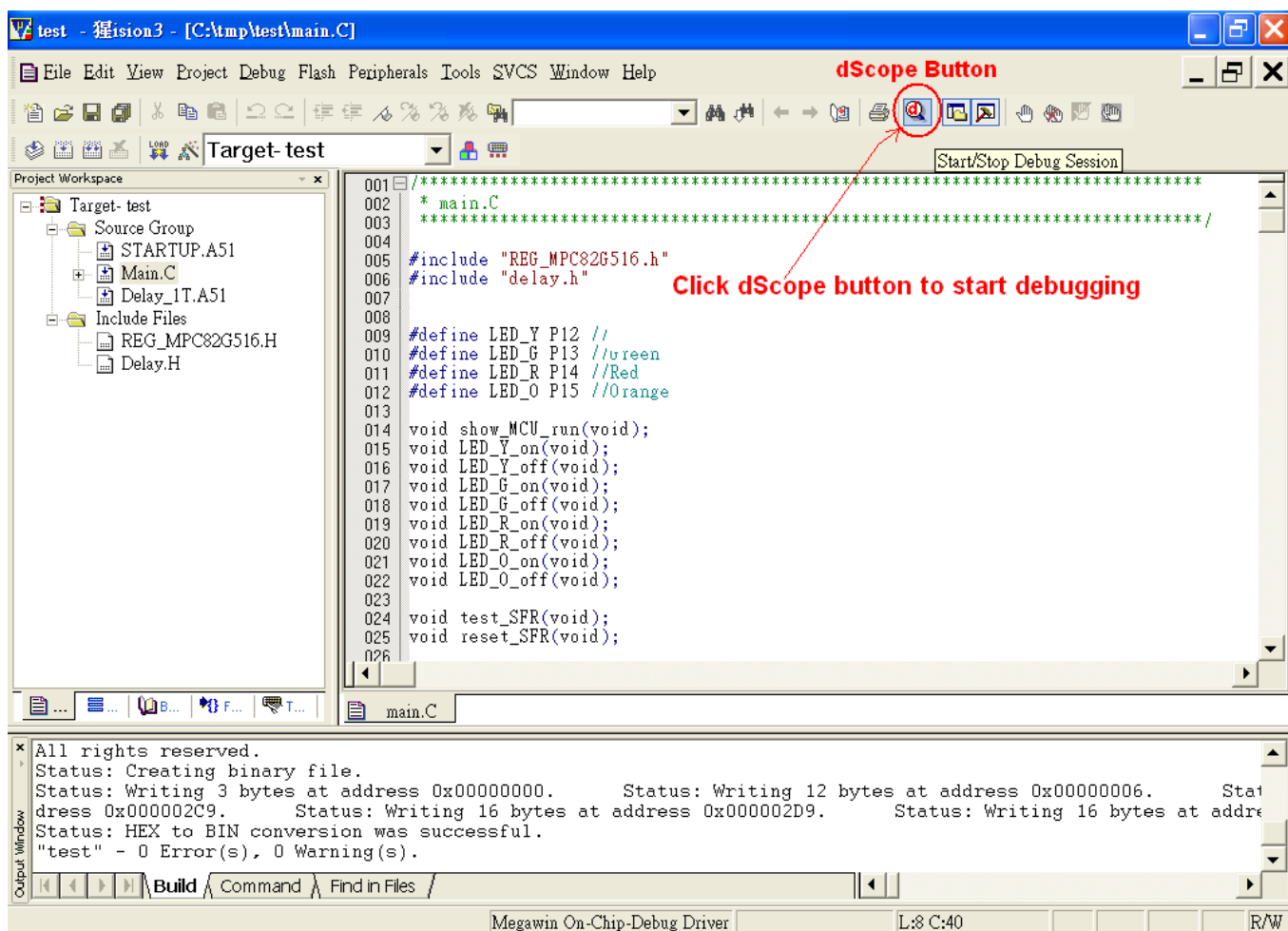


5 开始调试

当您完成第二、三、四节的设定后，您就可以开始使用 μ Vision 来做调试的功能了。

5.1 启动 dScope-Debugger 功能

在做完项目的设定后(假设没有错误的话)，您就可以按下 dScope 按钮进入 Keil IDE 的调试模式了，按下后会自动将您的程序下载到 MCU 内部，而这个过程会花一点时间。



5.2 介绍调试环境

在调试的环境里可以看到有四个基本的窗口，他们分别是寄存器(Register)窗口、反编译(Disassembly)窗口、监看变量(Watch)窗口及内存(Memory)窗口，详细说明如下：

寄存器窗口

这个窗口会显示出目前的寄存器值(R0~R7)，还有系统寄存器(A,B,SP,DTPR 及 PC)还有程序状态字符(PSW)。当寄存器显示为蓝底时代表他正被目前的指令改变他的数值。

反编译窗口

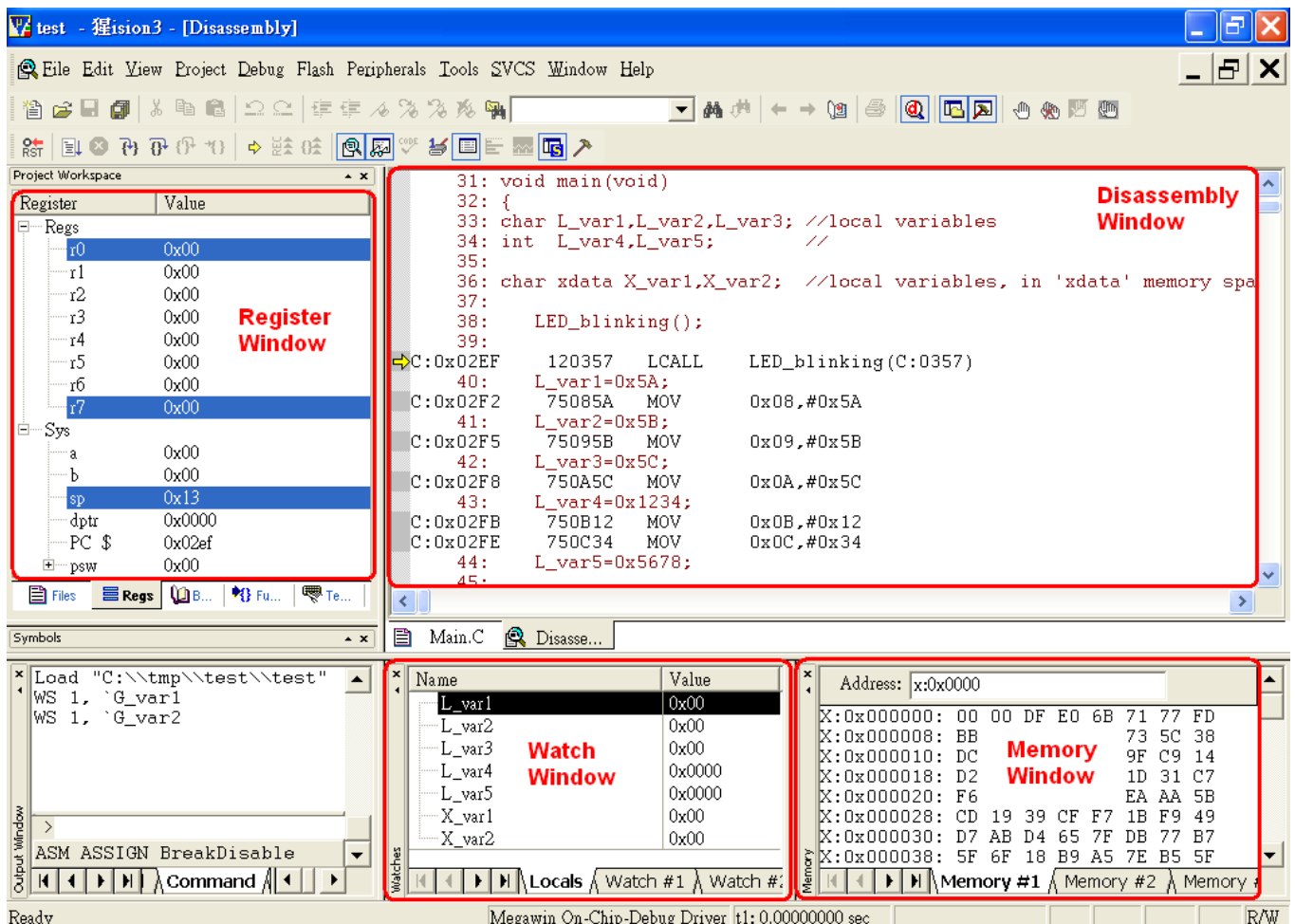
这个窗口在进入调试模式后就会自动打开，他会将目前的程序代码以相对应的汇编语言显示出来。

查看窗口

当目前选在 **Locals** 分页时，这个窗口会自动将局部变量显示出来。这个局部变量的值包括在主循环 **main()** 的变量。如果要查看全局的变量则必须先将分页选到 **Watch #1** 或 **Watch #2**，然后按下<F2>并输入您要查看的变量名称即可，同样的，当变量为蓝底时代表他被目前的指令改变数值。

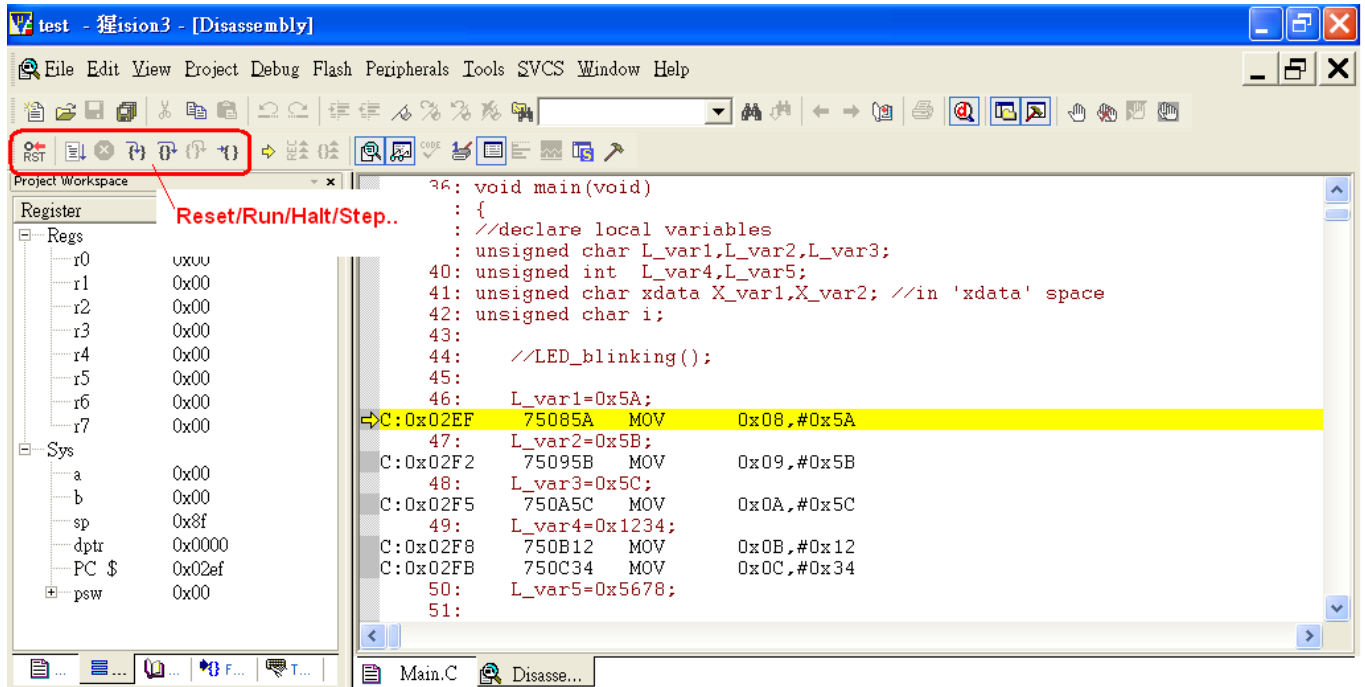
内存窗口

这个窗口可以显示 **data/idata/xdata/code** 内存空间的内容，可以使用的命令为 **d:0x00~d:0xFF**，**i:0x00~i:0xFF**，**x:0x0000~x:0xFFFF** 以及 **c:0x0000~c:0xFFFF**，使用者可以用相对应该的命令查看这四种内存的内容。



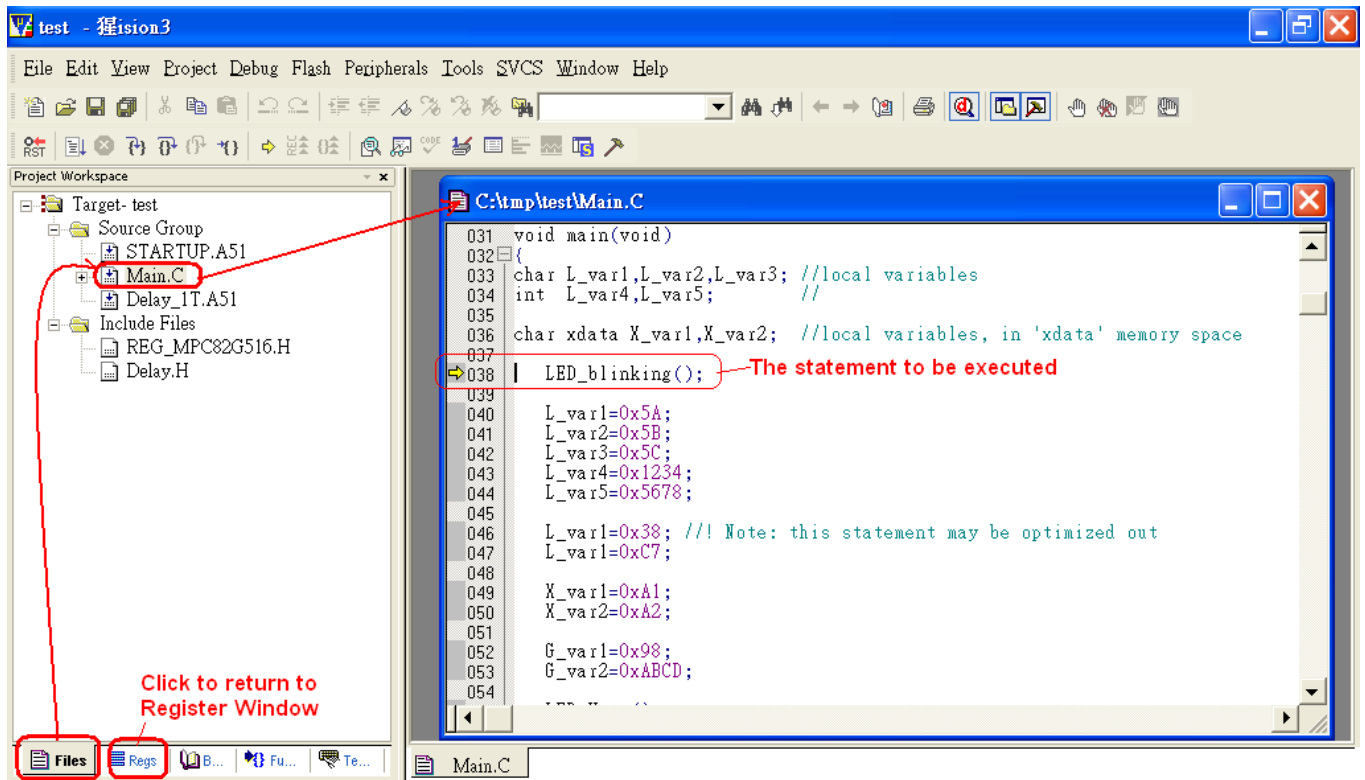
5.2.1 复位(Reset)/执行(Run)/停止(Halt)/单步(Step)/执行到某行(Run-to-Cursor)

复位、执行、停止、单步及执行到某行是基本的调试动作，使用者可以轻易的在 GUI 的快捷工具栏中执行这些功能，如下图：



5.2.2 原始码等级(Source-Level)的调试

要做原始码等级的调试时，可以在 **Files** 分页中打开预调试的程序，再切回 **Regs** 分页即可返回寄存器窗口，如下图所示：

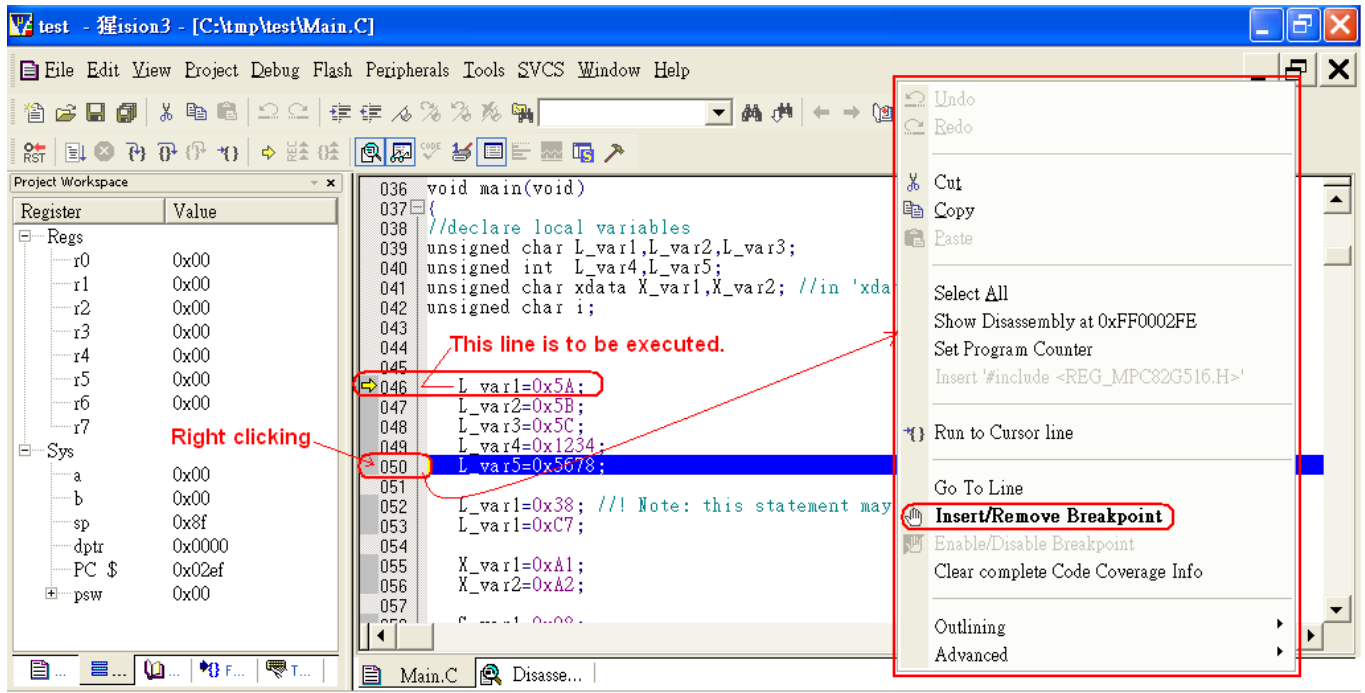


5.2.3 设定断点

调试时最多可以同时设四个断点来使用。

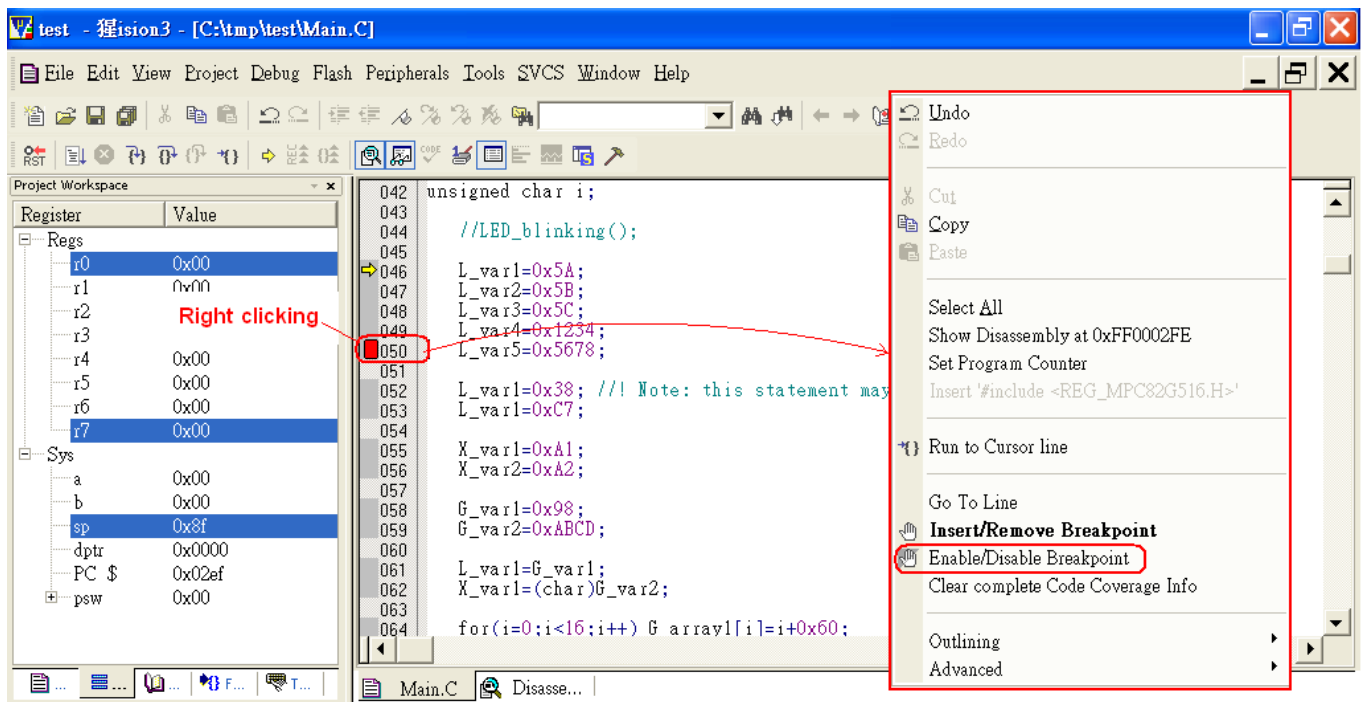
插入/移除断点

将光标移至想要断点的指令上并按下右键，然后选“Insert/Remove Breakpoint”可以在该行指令做插入或是移除断点，如下所示：



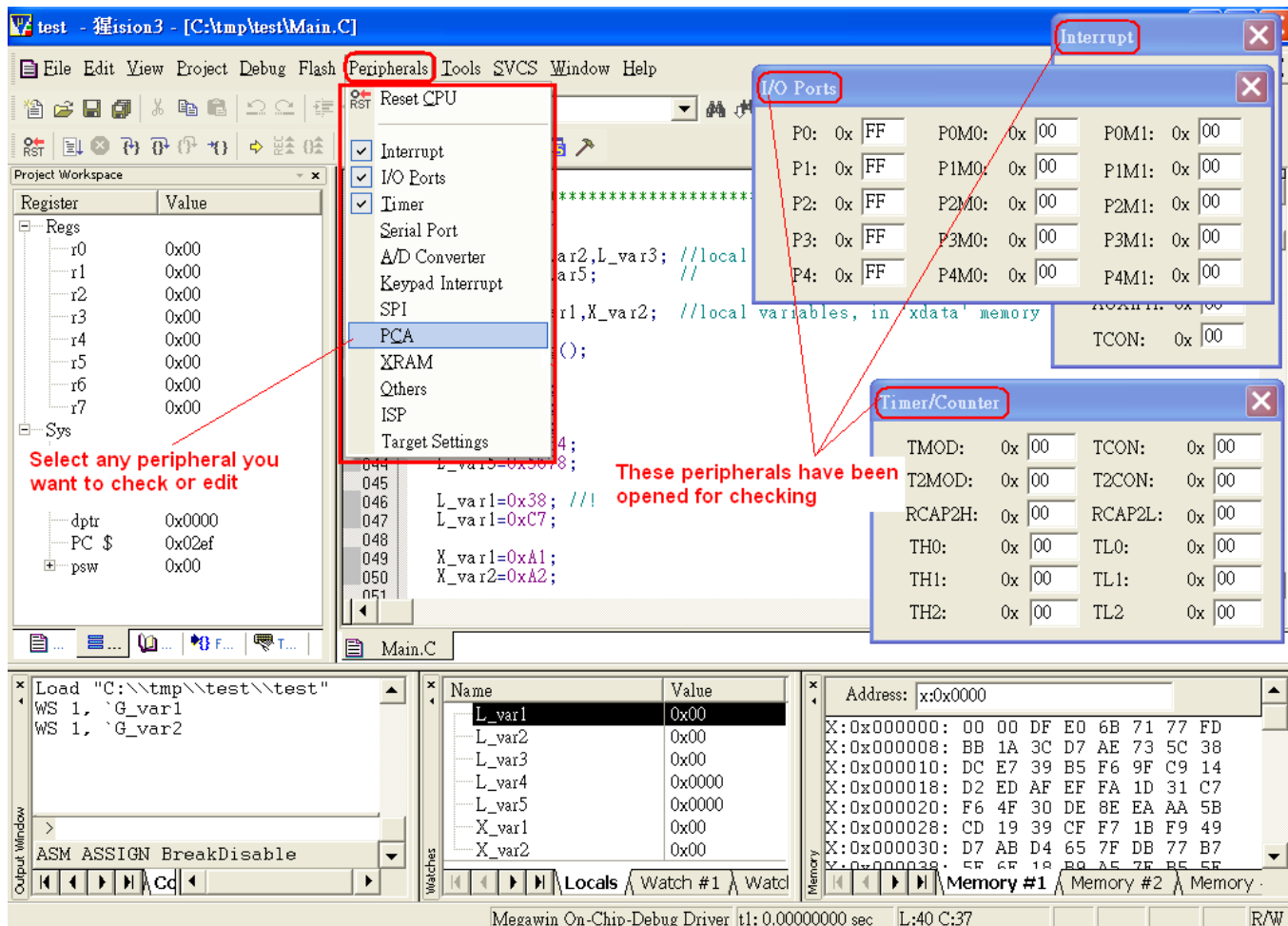
启动/关闭断点

将光标移至想要设定的指令上并按下右键，然后选“Enable/Disable Breakpoint”可以在该中断上设定是否启动或是关闭该断点功能，当然，该行指令必须先插入断点。



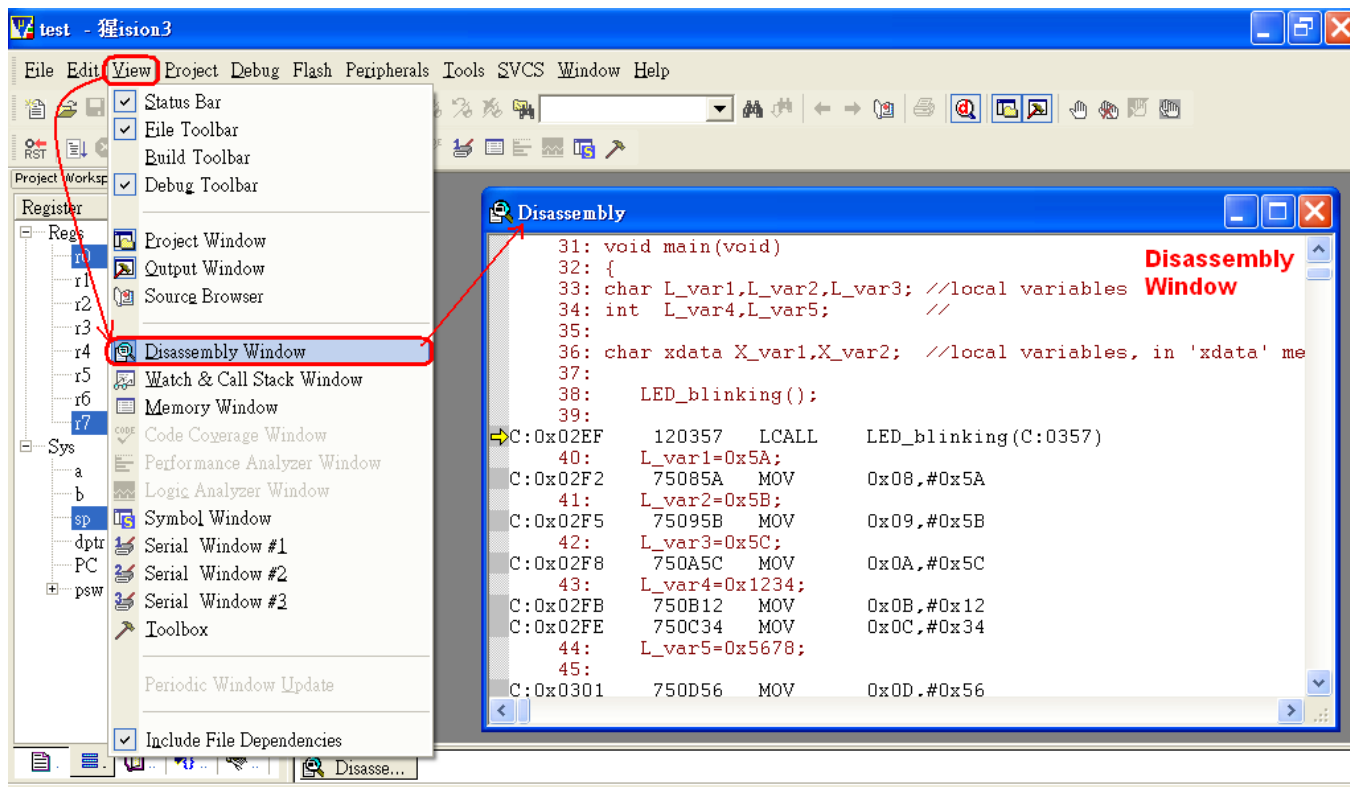
5.2.4 显示/编辑外围寄存器的内容

有许多的外围寄存器是不会显示在寄存器窗口的，要查看或是编辑这些寄存器必须在主选单中选择 **Peripherals**。之后会有显示一个下拉窗口，用户可以自行勾选预查看的寄存器，如下所示：

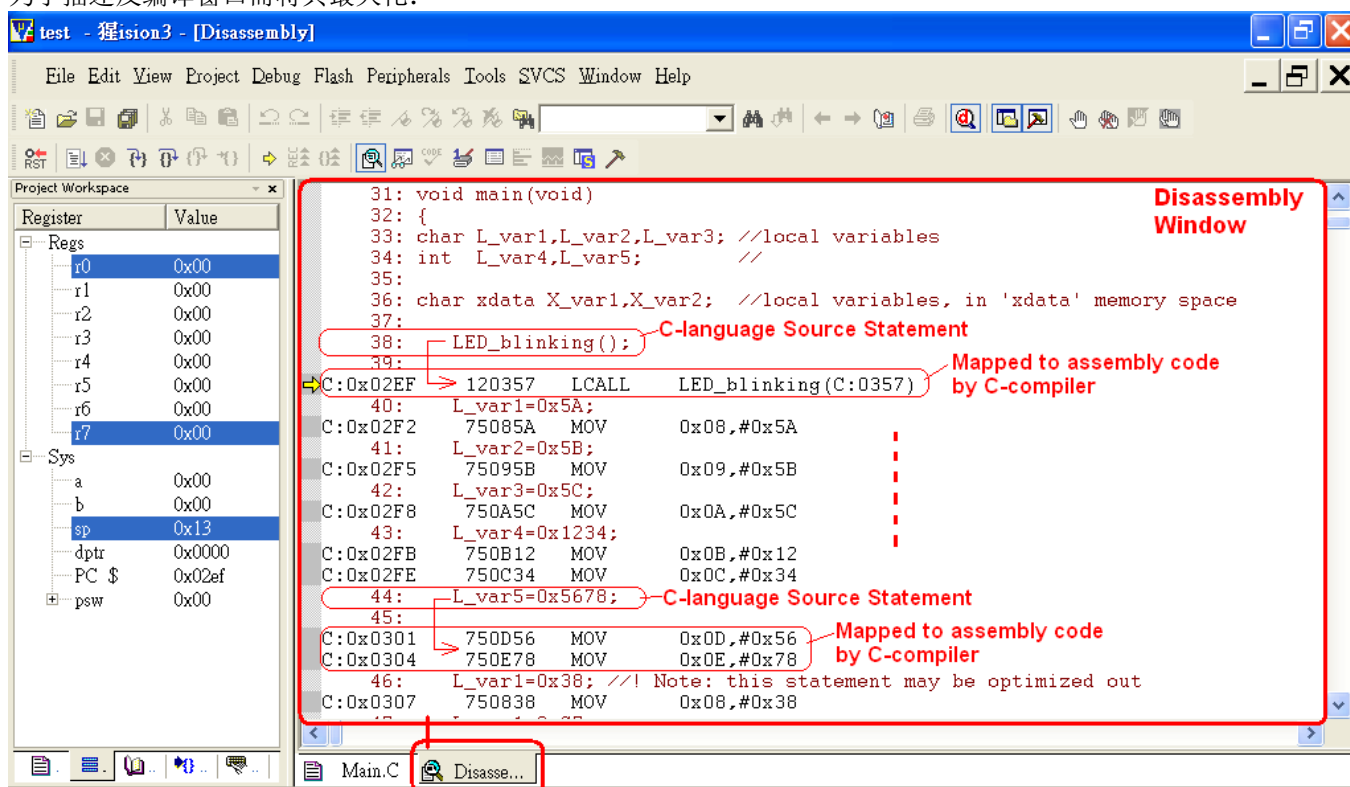


5.2.5 检视反编译窗口

反编译窗口显示了原始码相对应该汇编语言，要开启这个窗口可以先在主选单中点选 **View**，之后会有显示一个下拉窗口，再点选 **Disassembly Window** 即可检视反编译窗口，如下图所示：

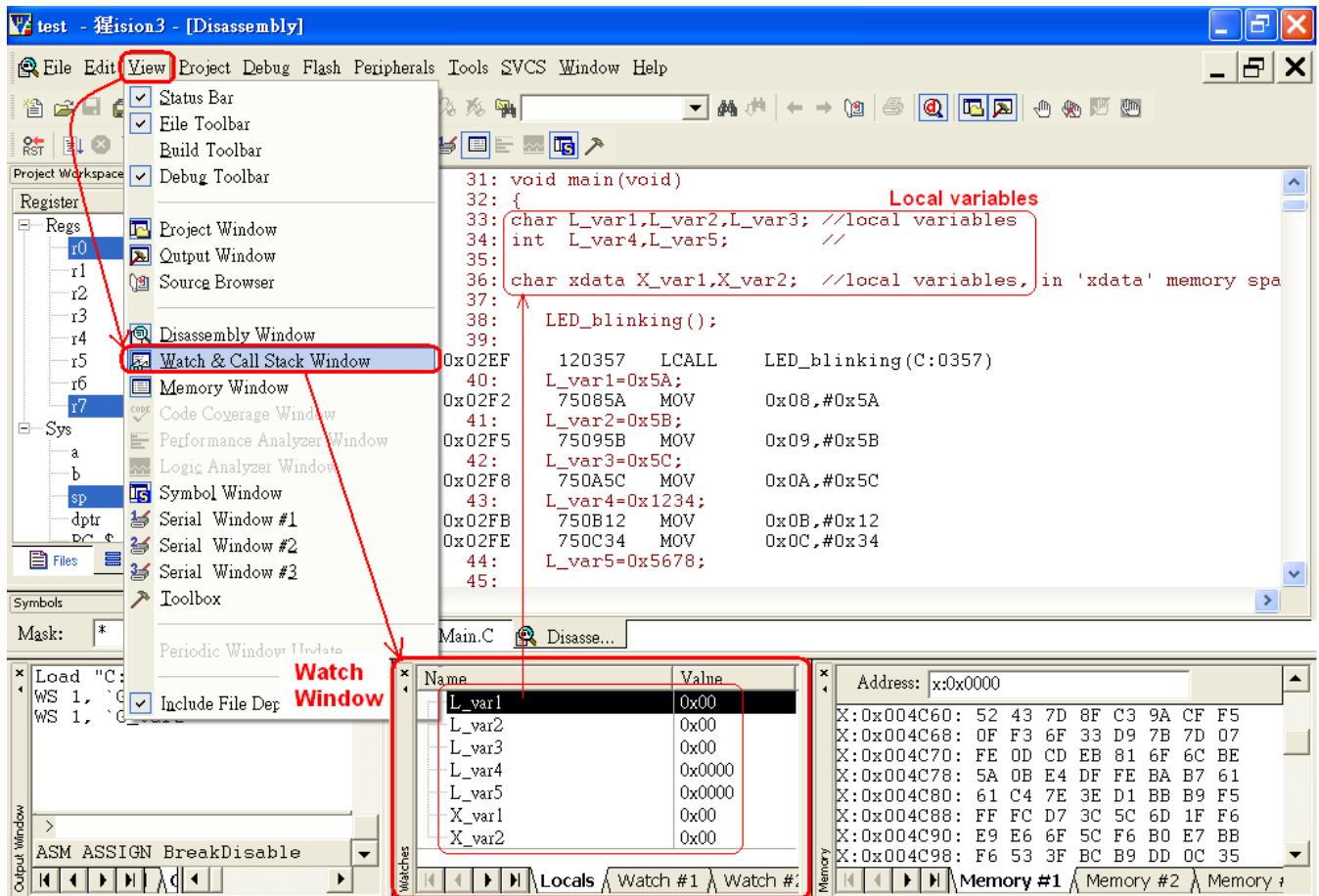


为了描述反编译窗口而将其最大化：

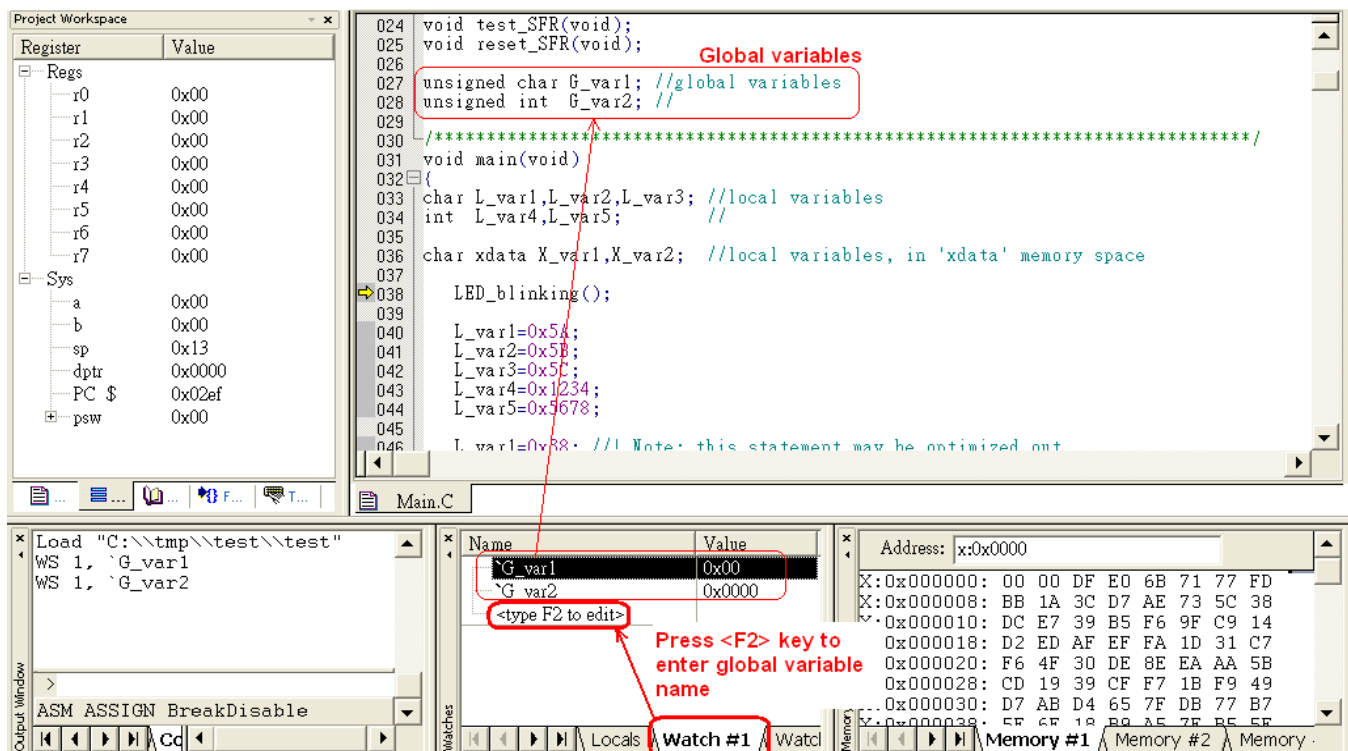


5.2.6 检视查看窗口

检视查看窗口可以协助用户去查看局部变量以及全局变量，如下所示：



要查看全局变量时首先要选到 **Watch #1** 或 **#2** 分页，然后按下<F2>键输入变量名称。

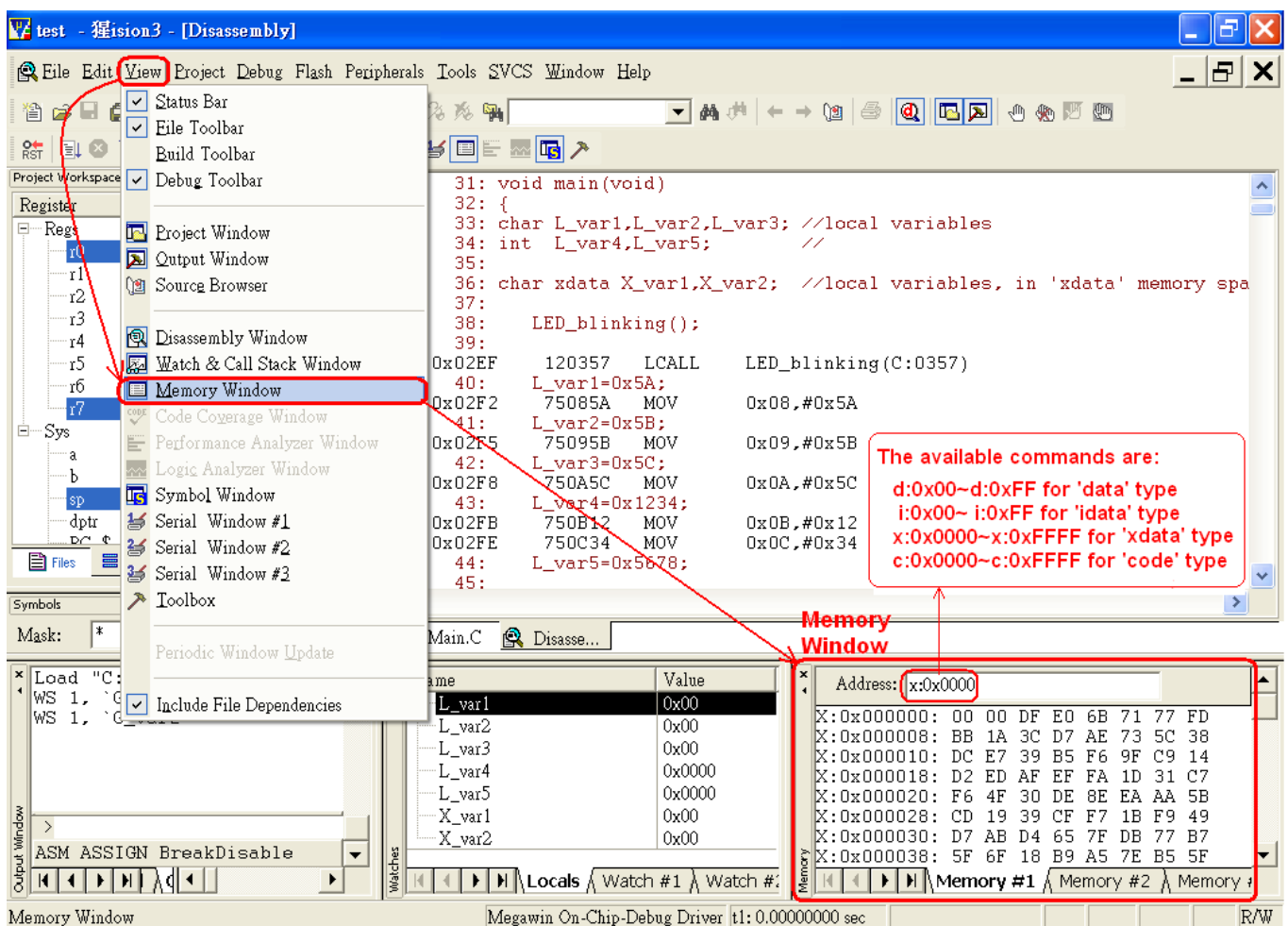


5.2.7 检视内存窗口

要打开这个窗口，可以在主选单中点选 **View**，之后会有显示一个下拉窗口，再点选 **Memory Window**，如下图所示，而这个窗口支持的命令有四种：

- (1) 检视'data'内存：d:0x00~d:0xFF
- (2) 检视'idata'内存：i:0x00~i:0xFF
- (3) 检视'xdata'内存：x:0x0000~x:0xFFFF
- (4) 检视'code'内存：c:0x0000~c:0xFFFF

使用者可以用相对应的命令查看这四种内存的内容，如要查看外部记忆'xdata'的内容可以参考第 [6.2 节](#)。



6 Tools, Megawin ICP

6.1 简介

ICP 是” In-Circuit Programming” 的缩写。可让用户通过 ICP 软件使用 ICE 转接器来更新用户程序和修改硬件选项，而不必从产品取下芯片来。因为可以将用户程序存储到 ICE 转接器里的非易失性记忆体里，所以 ICE 转接器可以进行脱机编程（不用连接到电脑），非常适合没有电脑的地方。

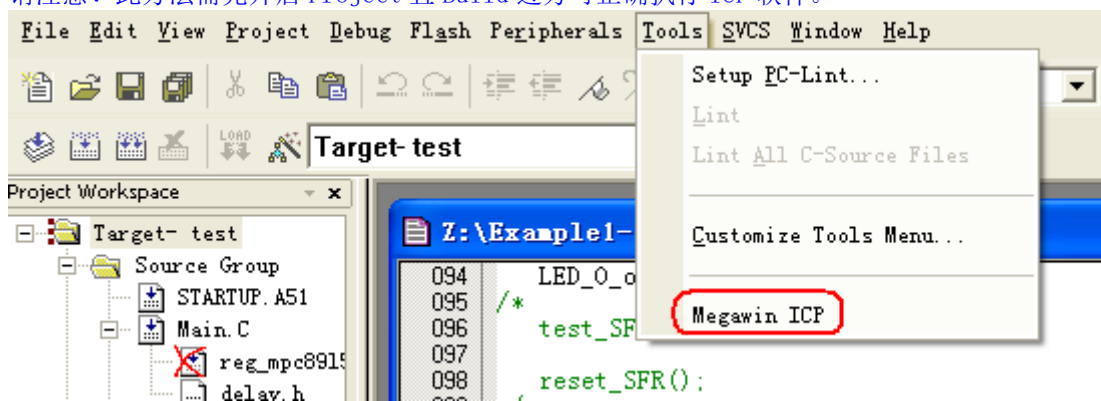
6.2 使用 ICP

开启 ICP 软件有二种方法。

方法一：于 Keil 的安装目录的” \C51\INC\Megawin\” 下执行 “ICPProgrammer.exe”

方法二：点击 Keil 上方的工具列的 “Tools\Megawin ICP”

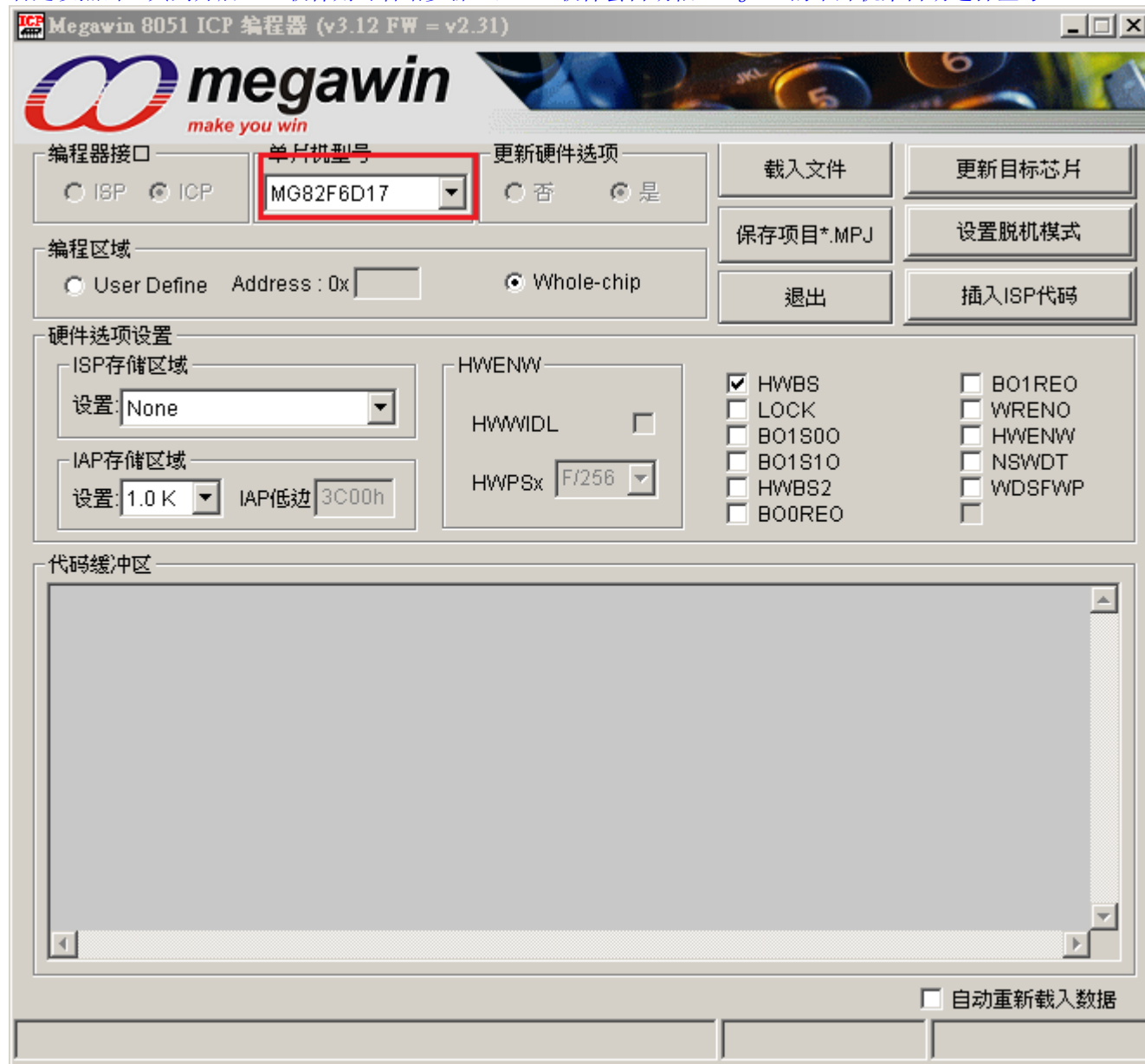
请注意！此方法需先开启 Project 且 Build 过方可正确执行 ICP 软件。



6.2.1 下载编程数据到 ICE 转接器

步骤一：选择你要的”单片机型号”

若是以点击工具列开启 ICP 软件则可省略步骤一，ICP 软件会自动依 Project 的单片机来自动选择型号。



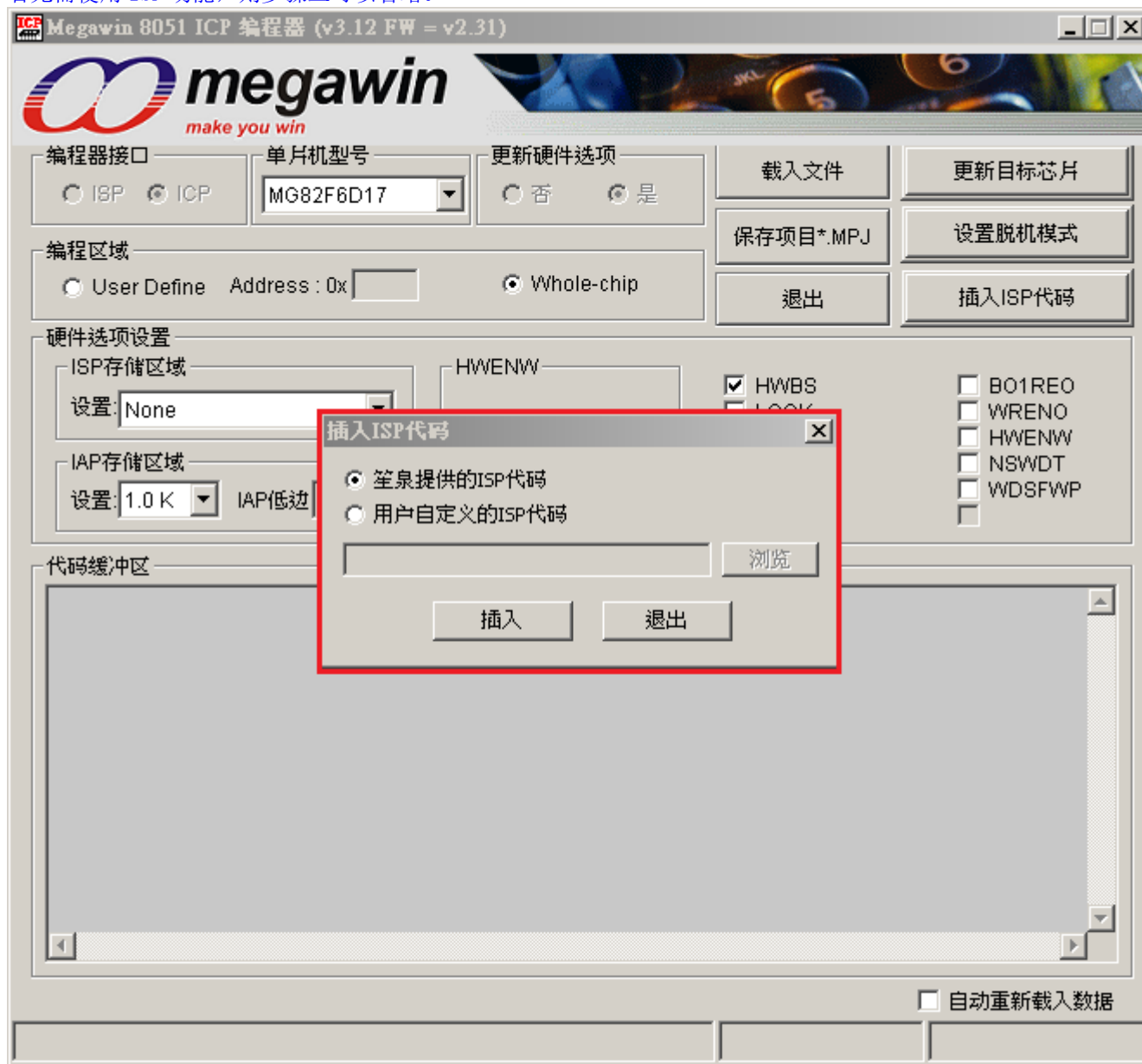
步骤二：点击”载入文件”，选择载入 AP 文件或是 IAP 文件，可重复点击”载入文件”来重复载入文件，选择载入 IAP 文件时需输入载入位址。文件格式支援 HEX 和 BIN 格式。

若是以点击工具列开启 ICP 软件则可省略步骤二，ICP 软件会自动带入 Project 的编程文件。



步骤三：点击”插入 ISP 代码”，可选择插入笙泉提供的 ISP 代码或用户自定义的 ISP 代码。

若无需使用 ISP 功能，则步骤三可以省略。



步骤四：配置硬件选项

Megawin 8051 ICP 编程器 (v3.12 FW = v2.31)

编程器接口
☐ ISP ☒ ICP

单片机型号
 MG82F6D17

更新硬件选项
☐ 否 ☒ 是

载入文件 **更新目标芯片**

保存项目*.MPJ **设置脱机模式**

退出 **插入ISP代码**

编程区域
☐ User Define Address: 0x ☒ Whole-chip

硬件选项设置

ISP存储区域
 设置: 1.5K

IAP存储区域
 设置: 1.0 K IAP低边: 3600h

HWENW
 HWWIDL ☐
 HWPSx: F/256

☒ HWBS ☐ BO1REO
☐ LOCK ☐ WRENO
☐ BO1S00 ☐ HWENW
☐ BO1S10 ☐ NSWDT
☐ HWBS2 ☐ WDSFWP
☐ BO0REO

代码缓冲区

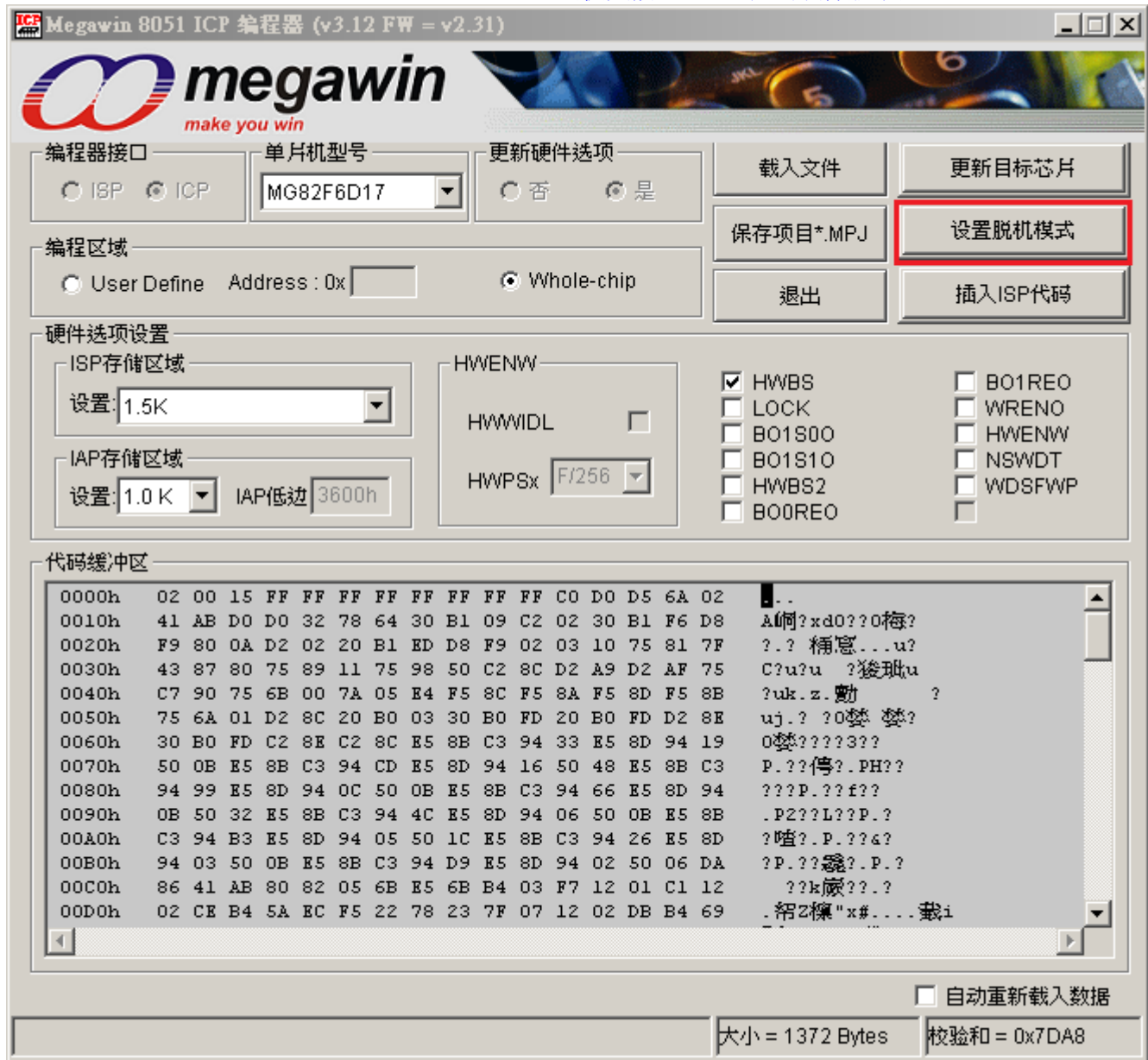
0000h	02 00 15 FF FF FF FF FF FF FF C0 D0 D5 6A 02	...
0010h	41 AB D0 D0 32 78 64 30 B1 09 C2 02 30 B1 F6 D8	A啊?xd0??0梅?
0020h	F9 80 0A D2 02 20 B1 ED D8 F9 02 03 10 75 81 7F	??.? 桶富...u?
0030h	43 87 80 75 89 11 75 98 50 C2 8C D2 A9 D2 AF 75	C?u?u ?後班u
0040h	C7 90 75 6B 00 7A 05 E4 F5 8C F5 8A F5 8D F5 8B	?uk.z. 勤 ?
0050h	75 6A 01 D2 8C 20 B0 03 30 B0 FD 20 B0 FD D2 8E	uj.? ?0婪 婪?
0060h	30 B0 FD C2 8E C2 8C E5 8B C3 94 33 E5 8D 94 19	0婪????3??
0070h	50 0B E5 8B C3 94 CD E5 8D 94 16 50 48 E5 8B C3	P.??停?.PH??
0080h	94 99 E5 8D 94 0C 50 0B E5 8B C3 94 66 E5 8D 94	???P.??f??
0090h	0B 50 32 E5 8B C3 94 4C E5 8D 94 06 50 0B E5 8B	.P2??L??P.?
00A0h	C3 94 B3 E5 8D 94 05 50 1C E5 8B C3 94 26 E5 8D	?啥?.P.??4?
00B0h	94 03 50 0B E5 8B C3 94 D9 E5 8D 94 02 50 06 DA	?P.??露?.P.?
00C0h	86 41 AB 80 82 05 6B E5 6B B4 03 F7 12 01 C1 12	??k廠???
00D0h	02 CE B4 5A EC F5 22 78 23 7F 07 12 02 DB B4 69	.紹Z標"x#....裁i

☐ 自动重新载入数据

大小 = 1372 Bytes 校验和 = 0x7DA8

步骤五：点击”设置脱机模式”，数据就下载到 ICE 转接器里了。

“设置脱机模式”按键需有连接 ICE 转接器才可以使用（仅支援 TH065C 后的硬件版本）



MEGAWIN 8051 ICP 编程器 (v3.12 FW = v2.31)

编程器接口
☐ ISP ☒ ICP

单片机型号
 MG82F6D17

更新硬件选项
☐ 否 ☒ 是

载入文件 **更新目标芯片**

保存项目*.MPJ **设置脱机模式**

退出 **插入ISP代码**

编程区域
☐ User Define Address: 0x ☒ Whole-chip

硬件选项设置

ISP存储区域
 设置: 1.5K

IAP存储区域
 设置: 1.0 K IAP低边: 3600h

HWENW
 HWWIDL ☐
 HWPSx: F/256

☒ HWBS ☐ BO1REO
☐ LOCK ☐ WRENO
☐ BO1S00 ☐ HWENW
☐ BO1S10 ☐ NSWDT
☐ HWBS2 ☐ WDSFWP
☐ BO0REO

代码缓冲区

0000h	02 00 15 FF FF FF FF FF FF FF C0 D0 D5 6A 02	...
0010h	41 AB D0 D0 32 78 64 30 B1 09 C2 02 30 B1 F6 D8	A啊?xd0??0梅?
0020h	F9 80 0A D2 02 20 B1 ED D8 F9 02 03 10 75 81 7F	??.? 桶意...u?
0030h	43 87 80 75 89 11 75 98 50 C2 8C D2 A9 D2 AF 75	C?u?u ?後班u
0040h	C7 90 75 6B 00 7A 05 E4 F5 8C F5 8A F5 8D F5 8B	?uk.z.勤 ?
0050h	75 6A 01 D2 8C 20 B0 03 30 B0 FD 20 B0 FD D2 8E	uj.?.?0婪婪?
0060h	30 B0 FD C2 8E C2 8C E5 8B C3 94 33 E5 8D 94 19	0婪????3??
0070h	50 0B E5 8B C3 94 CD E5 8D 94 16 50 48 E5 8B C3	P.??停?.PH??
0080h	94 99 E5 8D 94 0C 50 0B E5 8B C3 94 66 E5 8D 94	???P.??f??
0090h	0B 50 32 E5 8B C3 94 4C E5 8D 94 06 50 0B E5 8B	.P2??L??P.?
00A0h	C3 94 B3 E5 8D 94 05 50 1C E5 8B C3 94 26 E5 8D	?喳?.P.??4?
00B0h	94 03 50 0B E5 8B C3 94 D9 E5 8D 94 02 50 06 DA	?P.??露?.P.?
00C0h	86 41 AB 80 82 05 6B E5 6B B4 03 F7 12 01 C1 12	??k族???
00D0h	02 CE B4 5A EC F5 22 78 23 7F 07 12 02 DB B4 69	.帛Z標"x#....裁i

☐ 自动重新载入数据

大小 = 1372 Bytes 校验和 = 0x7DA8

6.2.2 更新目标芯片

怎样更新目标系统？

方法一：参考” 6.2.1 下载编程数据到 ICE 转接器” 的步骤一至步骤四，点击” 更新目标芯片” 进行联机更新

方法二：参考” 6.2.1 下载编程数据到 ICE 转接器”，按下 ICE 转接器的” 下载键” 进行脱机更新



7 注意事项

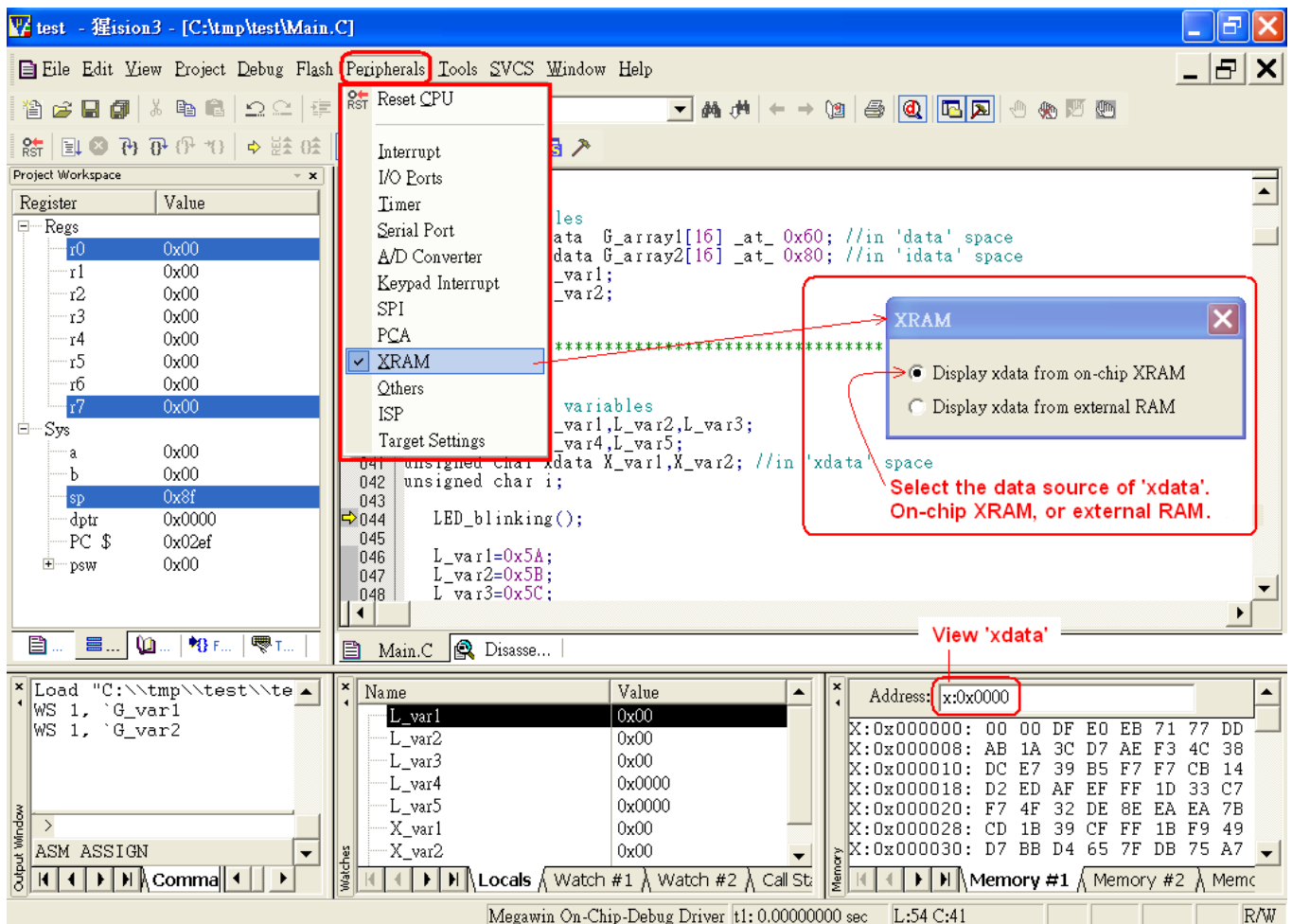
7.1 寄存器定义文件

寄存器定义文件 *REG_MPC82G516.INC* 及 *REG_MPC82G516.H* 定义了所有的特殊功能寄存器(SFRs)以及可位寻址的位。在安装OCD ICE时(见第二节)会同时将此寄存器定义文件安装至Keil 8051 IDE的默认目录内, 因此, 当使用Keil编写程序时可以直接使用 *\$INCLUDE (REG_MPC82G516.INC)* 或是 *#include <REG_MPC82G516.H>* 来将定义档引入而不需要将定义文件拷贝到您的项目目录。

7.2 内建 XRAM 及外部数据存储

Megawin 8051 提供了内建的内存 XRAM (eXpanded RAM), 他的存取方式就如同一般传统的外接内存一样, MPC82G516 的内建内存容量为 1024 个字节, 地址是从 0x0000 到 0x03FF, 而由于这个内建内存的地址会跟外部内存的地址重叠到, 因此必须要有一个控制位来区分这两个物理内存的地址。此时, 这个 ERAM(寄存器 AUXR 的 bit-1)位扮演了这个角色。因为 C51 的组译器不会自动去帮用户切换这两个内存, 用户要使用内建 XRAM 时必须手动去清除这个位, 要使用外接内存时必须手动去设定这个位, 而这个位一开机或是 Reset 后的默认值为 0。

C51 的组译器提供了两种不同存取外部内存的方式: xdata 以及 pdata (xdata 可以定位到 64K 位的外部内存数据, 而 pdata 尽能定位到 256 位的数据), 当用户想要直接在内存窗口检视 xdata 或 pdata 而不是在查看窗口时, 则必须选取主选单的 **Peripherals- XRAM** 再选择 **Display xdata from on-chip XRAM** 或是 **Display xdata from external RAM** 来选择要检视内建 XRAM 或是外接内存, 操作方式如下图所示:



下面的范例程序显示出如何同时使用内建 XRAM 以及外接内存, 我们用显示内建内存“Display xdata from on-chip XRAM”来查看 G_array1[]数组, 用显示外接内存“Display xdata from external RAM”来查看 G_array2[]数组。

同时使用内建及外部内存的范例

```
unsigned char xdata G_array1[512] _at_ 0x0000; // in 'xdata' space, will use on-chip XRAM
unsigned char xdata G_array2[512] _at_ 0x0000; // in 'xdata' space, will use ext. RAM
unsigned int;
```

```
AUXR&=0xFD; //clear AUXR.1 for on-chip XRAM
for (i=0; i<512; i++) G_array1[i]=0x5A; // fill XRAM with 0x5A
```

```
AUXR|=0x02; //set AUXR.1 for external RAM
for (i=0; i<512; i++) G_array2[i]=0xA5; // fill ext. RAM with 0xA5
```

在组译时会出现以下的警告讯息，然而这是没关系的，因为我们故意将 **G_array1** 及 **G_array2** 定义成相同的地址，但事实上，我们使用了 **ERAM** 这个位切换不同的物理内存空间。

```
linking...
*** WARNING L6: XDATA SPACE MEMORY OVERLAP
    FROM:    0000H
    TO:      01FFH
```

7.3 程序代码优化及原始码调试

在以下的原始码中，**C51** 的编译器将不会产生“**L_var1=0x38**”的机械码，因为下一道指令为“**L_var1=0xC7**”，因此这道指令将会变成没有意义的，所以必须将程序代码优化关闭才不会将这道指令忽略掉，如 [4.4 节](#) 的动作

```
unsigned char L_var1;
```

```
L_var1=0x38; // ! Note: this statement may be optimized out by the C51 compiler
L_var1=0xC7;
```

所以，当执行原始码调试，执行到这道指令时 **L_var1** 将不会显示 **0x38** 而可能显示一个随机数，事实上，这道指令并没有对应的机械码，使用者必须注意到这一点！

有的时候，为了要调试，使用者会将程序代码优化关闭，此时可能会出现开启时不会出现的连接错误。例如下图的错误讯息，他的意思是你的变量超出了 **MCU** 内存的范围，要让这个错误消失，唯一的方式是开启优化让组译程序更有效率的使用内存。

```
linking...
*** ERROR L107: ADDRESS SPACE OVERFLOW
    SPACE:    DATA
    SEGMENT:  ?DT? VP_DISPLAYMODE?VP
    LENGTH:   0001H
```

7.4 for 循环的原始码调试

以下两组指令对于 8051 的 CPU 是完全一样的，当用单步原始码调试时，在第一组指令是没有问题的，然而，如果在第二组指令时将会花上许多的时间，我们认为那是因为在 Keil 的调试功能里这样的程序是未知的，在我们尚未得到 Keil 的回复之前，我们建议尽量使用第一组指令取代第二组指令，如果要使用单步执行来执行这类指令时。要调试第二组指令的另一个方式是将光标移至第二行并执行 Run-to-Cursor 键来跳过第一行。

指令 1:

```
Line1: for (i=0; i<16; i++) {  
Line2:     G_array1[i]=i+0x60;  
Line3: }
```

指令 2:

```
Line1: for (i=0; i<16; i++) G_array1[i]=i+0x60;  
Line2: ...  
Line3: ...
```

7.5 使用调试时的硬件选项要求

在 dScope-Debugger 模式下有两个硬件选项的需求：

需求一：调试的芯片必须在没有上锁的状态

因为当要调试的芯片上锁的时后，在 dScope 模式下要下载用户的应用程序到芯片之前会将芯片做完全删除，因此所有的硬件选项将会被关闭，所以有可能原本设定的硬件选项会遗失而造成动作不正常。例如，有一颗有设定 IAP 的芯片上锁了，在进入 dScope-Debugger 模式并下载程序之后，IAP 的设定将会消失，所以芯片执行就会出问题了。

需求二：调试的芯片必须将 ISP 的功能关闭

由于当 ISP 功能开启时，这个调试的芯片每次重开机都会从 ISP 的地址开始执行并且执行 ISP 的程序，所以当进入 dScope-Debugger 模式时会给芯片一个 Reset 的命令，此时将会执行在 ISP 地址内的程序(例 ISP-code)，而不是执行 Keil 所开启的项目，所以要做调试功能时，必须将 HWBS 关闭以防止执行到 ISP 的功能。

注：

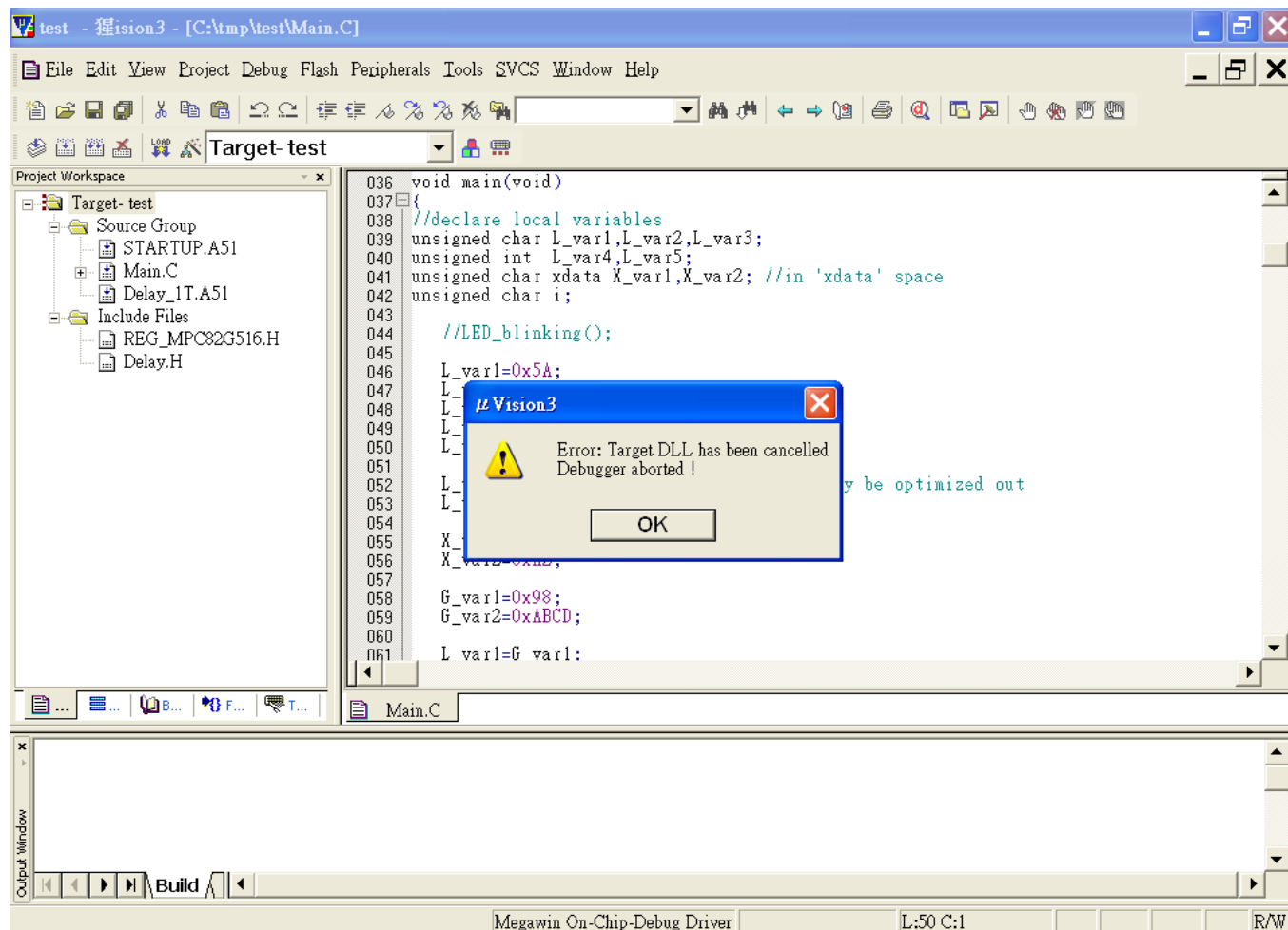
在应用程序调试完成后，使用者可以用“Megawin 8051 ICP Programmer”来存回原来的硬件配置。

7.6 错误讯息

当有下列情况时会显示错误讯息“**Error: Target DLL has been cancelled. Debugger aborted !**”如下图所示：

- (1) ICE 转接器故障
- (2) 主板芯片没有动作(例如没开电或损毁)
- (3) 连接 ICE 及 MCU 的线坏掉或是接线错误

当有此错误讯息时，按下“**OK**”然后看看是不是有以上情形以解决这个问题。



7.7 正确的连接 ICE 转接器到计算机

如果计算机先经过一个 USB HUB 再接到 ICE 转接器的话，数据传输速度将会被大大的减低，所以如果要用 dScope 的功能进行调试的话，使用者必须直接将 ICE 转接器直接接到计算机上才行，如图 6.7.1，而不要经过 HUB 再到计算机，如图 6.7.2

图 6.7.1 直接接到计算机的 USB 端口

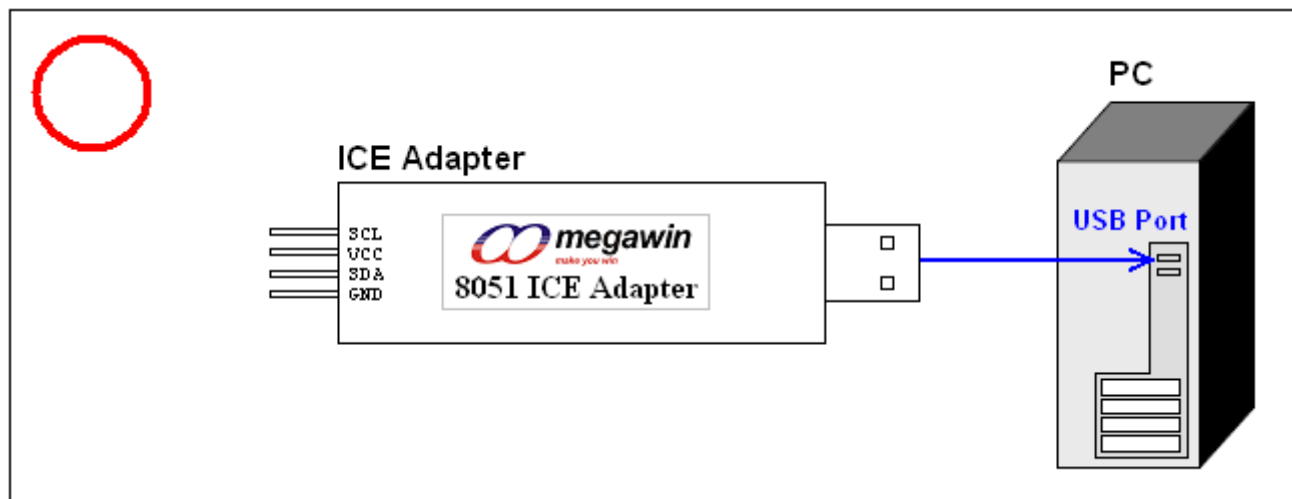
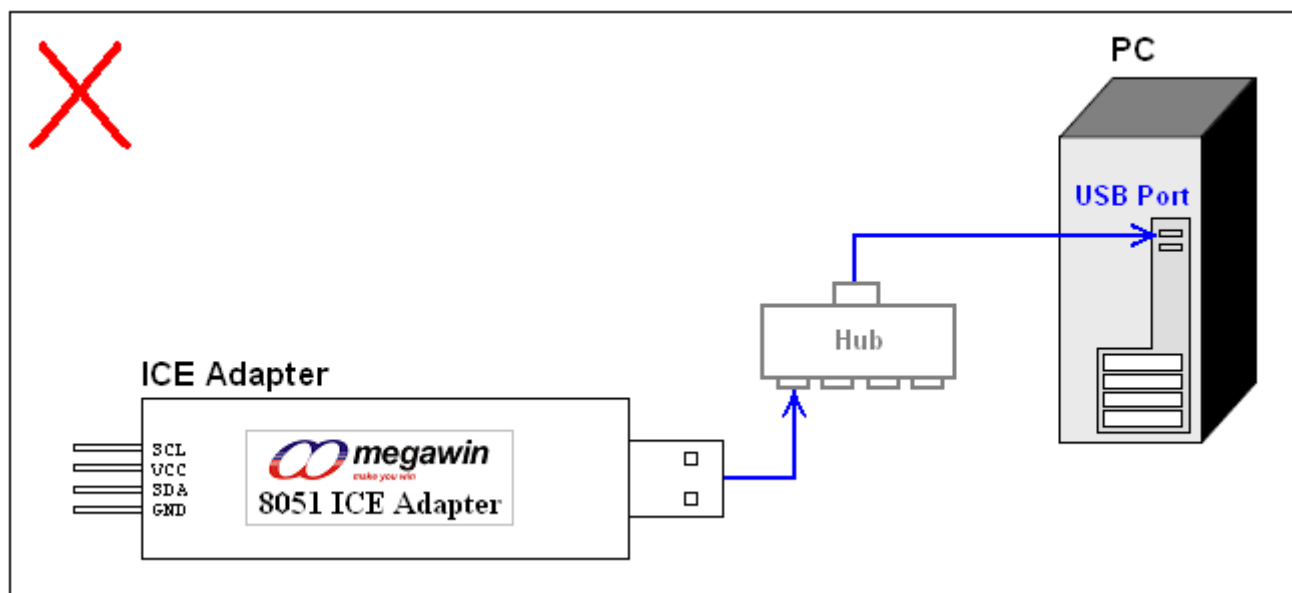


图 6.7.2 不要经过 HUB 再接到计算机的 USB 端口



修订记录

Revision	Description	Date
v1.00	The first release for beta-site test.	2007/08/15
v1.01	Add notes when installation fails. (Section 3.2)	2007/08/24
v1.02	Change to manually specify the installation path of the Keil software. (Section 3.2)	2007/08/27
v2.00	Add the notification of default installation path of Keil 8051 IDE software. (Section 3.2)	2007/08/29
	Update the Keil IDE Setup. (Section 4.4)	2007/10/08
	Update the Special Notes. (Section 6)	2007/10/08
	The formal released version.	2007/10/08
v2.10	(1) Improve the defect of breakpoint setting. (2) Fix the bug of wrong erasing range when downloading the application code.	2007/12/26
V2.20	(1) Update the data base for all series of MCU in Driver Installer. (2) Removed the function of detecting the ICE adapter when install Driver.	2009/02/27
V2.21	Change the folder name of Driver Install to Database install	2009/04/01
V2.30	(1) Supported MA805-24 , MA805-32 and MA805-64 (2) Supported ICP function	2010/05/10
V2.31	Update "Database Installer "	2010/05/21
V2.32	Support uVision4	2010/06/02
V2.33	Update "IcpProgrammer.exe" in Database Installer	2010/08/25
V2.40	(1) Supported MA806-24 , MA806-32 and MA806-64 (2) Supported MA84G564	2011/05/02
V2.41	Update "IcpProgrammer.exe" in Database Installer	2011/06/01
V2.50	Support Off-Line Mode programming	2011/10/20
V2.51	Support H/W ver.TH065E to prevent to damage the MA84G564	2012/04/01
V2.52	Fix the bug on ICP function for MA84G564	2012/05/01
V2.53	Update "IcpProgrammer.exe" in Database Installer	2012/05/15
V2.54	(1) Supported "Maximum Counter" in Off-Line Mode programming (2) Supported " Serial Number " in Off-Line Mode programming (3) Improve the performance on Off-Line Mode programming.	2012/07/12
V2.55	Fix the bug on ICP function	2012/09/28
V2.56	Fix the bug on ICE function	2012/10/08
V2.60	(1) Supported "MPJ" file (2) Database support MA86L€104 and MA86L€508 (3) Supported MA82G5A64 (4) Update " warning message " when OCD ICE in update processing	2012/12/10
V2.61	(1) Fix a bug for MA84G564 at access P6M0 in debug mode (2) Update " Megawin.dat "	2013/01/10
V2.62	Update "IcpProgrammer.exe" in Database Installer	2013/01/14
V2.63	(1) Supported MA82G5A32 (2) Supported MA808	2103/06/27
V2.64	Update the Hardware Setup. (Section 2)	2013/9/27
V2.70	(1) Supported MA82G5B(32/16) (2) Supported MA20L€809	2103/11/15
V2.71	Supported MA82G5B(24/08)	2104/04/09
V2.72	Update H and INC files in H and INC folder	2014/05/15

V2.90	Supported MA82G5C(64/32)	2015/04/15
V2.91	Update "IcpProgrammer.exe" in Database Installer	2015/05/21
V2.92	Update "IcpProgrammer.exe" in Database Installer	2015/05/22
V2.93	Update "MegawinOCD.dll" in Database Installer	2015/08/24
V2.94	Update "MegawinOCD.dll" in Database Installer	2015/12/14
V2.95	Support "Auto Reload Code" in IcpProgrammer	2016/09/01
V2.96	Update "IcpProgrammer.exe" in Database Installer	2016/09/26
V3.00	Supported MA82G5D(08/16)	2017/06/09
V3.01	Update "IcpProgrammer.exe" in Database Installer	2017/11/16
V3.02	Update "MegawinOCD.dll" in Database Installer	2017/12/28
V3.03	Add HexEdit.dll in Database Installer and modify IcpProgrammer.exe	2018/01/23
V3.04	Modify the sample codes	2018/03/26
V3.05	Supported MG82G5E32	2018/05/10
V3.08	Fix Messages when reset to AP on ICP Programmer	2018/09/10
V3.09	Modify SFR's "PDTCLR" to "PDTCLRA"	2018/11/07
V3.10	Update "MegawinOCD.dll", Fix bug	2018/12/14
V3.11	Fix ICP Programmer bug, Off-line program error	2019/01/08
V3.12	Supported MG82F6D17	2019/03/11
V3.13	Fix ICP Programmer bug, H/W Options error	2019/04/10
V3.14	Modify Header files for MG82F6D17	2019/05/20
V3.15	Fix ICP Programmer for win10 bug when off-line mode	2019/06/12
V3.16	Fix DLL bug when update SFR dialog	2019/09/12
V3.17	Modify DLL, fix bug: not write default OR when while-chip erase	2019/11/05
V3.18.0.0	Support MG82F6D64/6D32	2020/04/17
V3.18.0.1	Add TREN0, TRLC0, TSPC0 to SFR dialog	2020/07/02
V3.18.0.2	Fix ICP Programmer body error	2020/08/05
V3.18.0.3	Modify Header files for MG82F6D64/32	2020/09/07
V3.18.0.4	Modify Header files for MG82F6D64/32	2020/09/24
V3.19.0.0	Support MG82F6D16	2021/03/02
V3.19.0.1	Fix ICP Programmer for MG82FG6D16 bug when offline mode	2021/06/30
V3.19.0.4	1. Fix ICP Programmer, LOCK unchecked for MG82FG6D16 H/W Options Setting 2. Fix ADCON0.CH3 to CHS3 for MA82G5Bxx and MA82G5Cxx HeaderFiles	2021/08/23
V3.20.0.0	1. Update MA84G564 ISP(DFU) code 2. Update MG82F6D17 default OR 3. Modify 5A/5B/5C HWPS list for ICP Programmer 4. Add MG82F5Bxx	2022/03/01
V3.20.0.1	1. Fix MG82F5Bxx update error for ICP Programmer off-line button run	2022/11/22
V3.21.0.0	1. Debug : MA82F5Bxx info	2023/06/20